

Согласовано  
Начальник отдела эксплуатации и внедрения  
информационных систем ОГАУЗ «СОМИАЦ»  
г. Смоленска  
«31» 08 2023 г.  
*А.И. Комиссаров* - Комиссаров Я.А.

Утверждаю  
Заместитель директора по учебной  
работе

«31» 08 2023 г.  
*И.В. Иванешко* - Иванешко И.В.

**Контрольно-оценочные средства для промежуточной аттестации**  
**ОПЦ 04. Вычислительная техника**  
**общеобразовательного цикла программы подготовки специалистов среднего звена**  
**специальности: 11.02.15 Инфокоммуникационные сети и системы связи**

Дифференцированный зачет является промежуточной формой контроля, подводит итог освоения ОПЦ 04. Вычислительная техника

В результате освоения ОПЦ 04. Вычислительная техника студент должен освоить следующие компетенции:

Профессиональные компетенции

- ПК 1.1. Выполнять монтаж и настройку сетей проводного и беспроводного абонентского доступа в соответствии с действующими отраслевыми стандартами;
- ПК 1.2. Выполнять монтаж, демонтаж и техническое обслуживание кабелей связи и оконечных структурированных кабельных устройств в соответствии с действующими отраслевыми стандартами;
- ПК 1.4. Осуществлять текущее обслуживание оборудования мультисервисных сетей доступа;
- ПК 1.5. Выполнять монтаж и первичную инсталляцию компьютерных сетей в соответствии с действующими отраслевыми стандартами;
- ПК 1.7. Производить администрирование сетевого оборудования в соответствии с действующими отраслевыми стандартами;
- ПК 1.8. Выполнять монтаж, первичную инсталляцию, настройку систем видеонаблюдения и безопасности в соответствии с действующими отраслевыми стандартами;
- ПК 2.1. Выполнять монтаж, демонтаж, первичную инсталляцию, мониторинг, диагностику инфокоммуникационных систем передачи в соответствии с действующими отраслевыми стандартами;
- ПК 2.2. Устранять аварии и повреждения оборудования инфокоммуникационных систем;
- ПК 3.3. Осуществлять текущее администрирование для защиты инфокоммуникационных сетей и систем связи с использованием специализированного программного обеспечения и оборудования;
- ПК 5.2. Выполнять адаптацию, монтаж, установку и настройку конвергентных инфокоммуникационных систем в соответствии с действующими отраслевыми стандартами;
- ПК 5.3. Администрировать конвергентные системы в соответствии с рекомендациями Международного союза электросвязи.

Общие компетенции

- ОК 01. Выбирать способы решения задач профессиональной деятельности, применительно к различным контекстам.
- ОК 02. Использовать современные средства поиска, анализа и интерпретации информации, и информационные технологии для выполнения задач профессиональной деятельности.
- ОК 03. Планировать и реализовывать собственное профессиональное личностное развитие, предпринимательскую деятельность в профессиональной сфере, использовать знания по финансовой грамотности в различных жизненных ситуациях.
- ОК 04. Эффективно взаимодействовать и работать в коллективе и команде.
- ОК 05. Осуществлять устную и письменную коммуникацию на государственном языке Российской Федерации с учетом особенностей социального и культурного контекста.
- ОК 06. Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных общечеловеческих ценностей, в том числе с учетом гармонизации межнациональных и межрелигиозных отношений, применять стандарты антикоррупционного поведения.

ОК 07. Содействовать сохранению окружающей среды, ресурсосбережению, применять знания об изменении климата, принципы бережного производства, эффективно действовать в чрезвычайных ситуациях.

ОК 08. Использовать средства физической культуры для сохранения и укрепления здоровья в процессе профессиональной деятельности и поддержания необходимого уровня физической подготовленности.

ОК 09. Пользоваться профессиональной документацией на государственном и иностранном языках.

Дифференцированный зачет ОПЦ 04. Вычислительная техника проводится в форме тестирования.

Тест содержит 20 вопросов (суммарно тестовых позиций и теоретических вопросов с кратким ответом), выбираемых случайным образом программой из каждого блока (первый блок 130 вопросов, второй блок 130 вопросов) заданий по 10 вопросов. Время тестирования – 80 минут для каждой подгруппы (по 90 секунд на каждый вопрос из первого блока, по 120 секунд на каждый вопрос закрытого типа). Для прохождения тестирования, студенты разбиваются на три подгруппы (по количеству персональных компьютеров в сдаваемой аудитории). Время на подготовку и проверку тестирования – 30 мин.

Критерии оценивания:

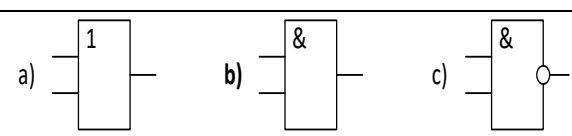
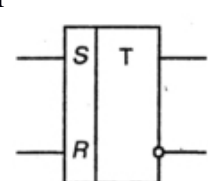
- «5» - получают студенты, справившиеся с работой на 86-100%;
- «4» - ставится в том случае, если верные ответы составляют 70-85% от общего количества;
- «3» - соответствует работа, содержащая 50-69% правильных ответов;
- «2» - соответствует работа, содержащая менее 50% правильных ответов.

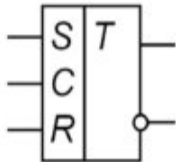
Шкала оценивания образовательных результатов:

Оценка	Критерии
«отлично»	Студент набрал 5 баллов (по весу критерия)
«хорошо»	Студент набрал 4 балла (по весу критерия)
«удовлетворительно»	Студент набрал 3 балла (по весу критерия)
«неудовлетворительно»	Студент набрал 0-2 балла (по весу критерия)

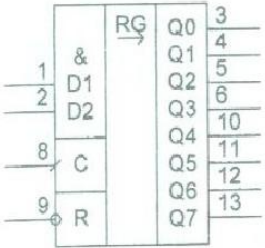
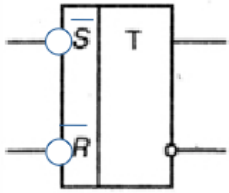
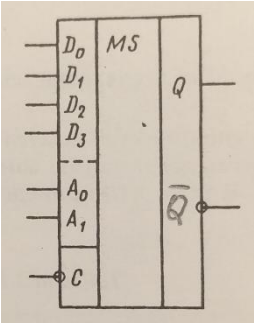
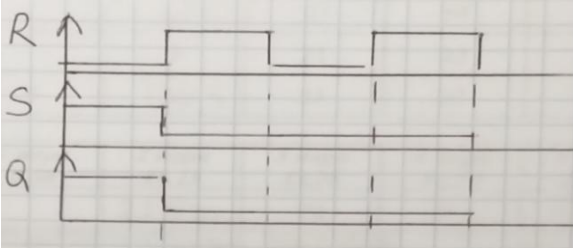
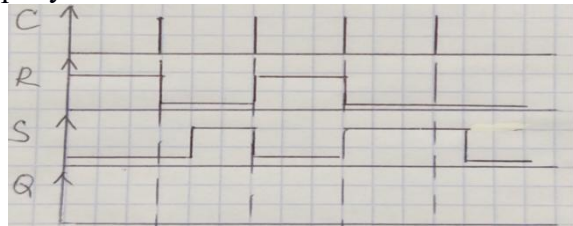
### Первый блок заданий

Формируемые ОК1-11

№ п/п	Формируемые ПК	Вопрос	Варианты ответов
1.	ПК 1.1 ПК 1.2 ПК 1.5	 <p>На каком рисунке изображен элемент И?</p>	a) а b) б c) с
2.	ПК 1.2 ПК 1.5 ПК 1.8	Какой из вариантов ответов назначения шифратора (CD) верный?	a) преобразует числа из двоичной системы счисления в десятичную; б) преобразует числа из десятичной системы счисления в двоичную; с) преобразует числа из двоичной системы счисления в восьмеричную.
3.	ПК 1.1 ПК 1.2 ПК 1.4	Какому устройству принадлежит это условно-графическое обозначение в соответствии с действующими отраслевыми стандартами? 	a) шифратор б) триггер с) мультиплексор
4.	ПК 1.1	Какой из вариантов ответов назначения	а) хранит одноразрядное

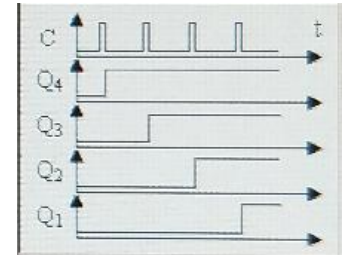
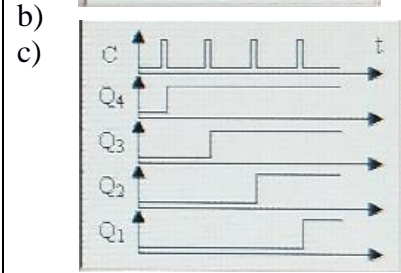
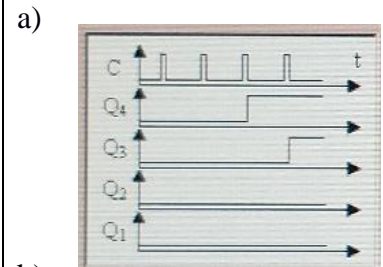
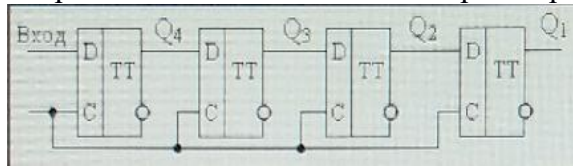
	ПК 1.5 ПК 1.8	регистра верный?	двоичное число; b) хранит одну логическую переменную; c) хранит многоразрядное двоичное число.
5.	ПК 1.4 ПК 1.7	Какой уровень является активным для логического элемента “И”?	a) уровень лог.0; b) уровень лог.1.
6.	ПК 1.4 ПК 1.7	Какой уровень является активным для логического элемента “ИЛИ-НЕ”?	a) уровень лог.0; b) уровень лог.1.
7.	ПК 1.1 ПК 1.8	Какой из вариантов ответов назначения демultipлексора верный?	a) подключает вход к одному из выходов по заданному адресу; b) подключает один из информационных входов к выходу по заданному адресу; c) подключает один из входов к одному из выходов.
8.	ПК 1.1 ПК 1.8	Какой из вариантов ответов назначения триггера верный?	a) хранит одно многоразрядное двоичное число; b) хранит одноразрядное десятичное число; c) хранит одноразрядное двоичное число.
9.	ПК 1.7 ПК 1.8	Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами? 	a) Асинхронный RS-триггер с прямыми входами b) Асинхронный RS-триггер с инверсными входами c) Синхронный RS-триггер с прямыми входами
10.	ПК 1.1 ПК 1.2	Переведите число в восьмеричную систему счисления 1101011	a) 243 b) 153 c) 173
11.	ПК 1.1 ПК 1.2	Переведите число в шестнадцатеричную систему счисления 1011001101	a) 3AD b) 2CF c) 2CD
12.	ПК 5.2 ПК 5.3	Допишите правую часть тождества: $X \vee 0 =$	a) 0 b) 1 c) X
13.	ПК 5.2 ПК 5.3	Допишите правую часть тождества: $\bar{X} \bullet 1 =$	a) 1 b) X c) 0
14.	ПК 1.1 ПК 1.2 ПК 1.4	Какой из вариантов ответов назначения мультиплексора верный?	a) подключает вход к одному из выходов по заданному адресу; b) подключает один из информационных входов к выходу по заданному адресу; c) подключает один из входов к одному из выходов.



15.	ПК 1.7 ПК 1.8	<p>Микросхема какого цифрового устройства приведена в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Триггер b) Счетчик c) Регистр</p>
16.	ПК 5.2	<p>Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Асинхронный RS-триггер с прямыми входами b) Асинхронный RS-триггер с инверсными входами c) Синхронный RS-триггер с прямыми входами</p>
17.	ПК 5.2	<p>Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Демultipлексор b) Счетчик c) Multipлексор</p>
18.	ПК 1.2 ПК 1.5 ПК 1.6	<p>Диаграмма какого устройства приведена на рисунке?</p> 	<p>a) Асинхронный RS-триггер с прямыми входами b) Асинхронный RS-триггер с инверсными входами c) Синхронный RS-триггер с прямыми входами</p>
19.	ПК 1.2 ПК 1.5 ПК 1.6	<p>Диаграмма какого устройства приведена на рисунке?</p> 	<p>a) Асинхронный RS-триггер с прямыми входами b) Синхронный RS-триггер с прямыми входами c) Асинхронный RS-триггер с инверсными входами</p>

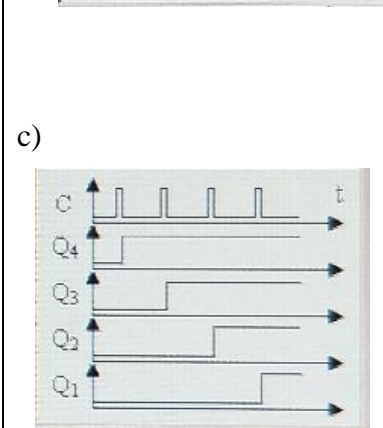
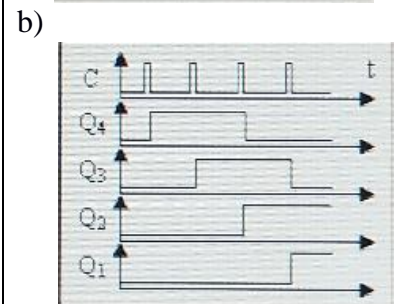
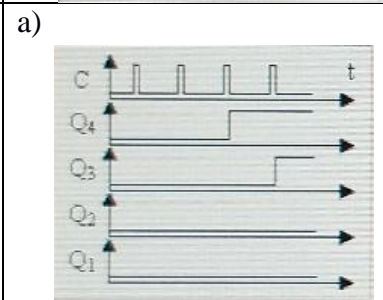
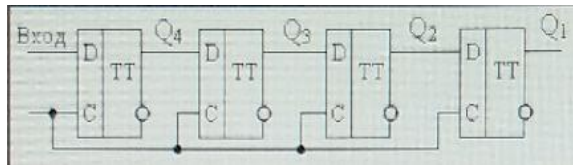
20. ПК 1.2  
ПК 1.5  
ПК 1.6

Начальное состояние регистра  $Q_4=0, Q_3=0, Q_2=0, Q_1=0$ . На какой временной диаграмме записано число 1100 в регистр?



21. ПК 1.2  
ПК 1.5  
ПК 1.6

Начальное состояние регистра  $Q_4=0, Q_3=0, Q_2=0, Q_1=0$ . На входе регистра — 1. Что будет на выходах регистра после 4 тактового импульса?



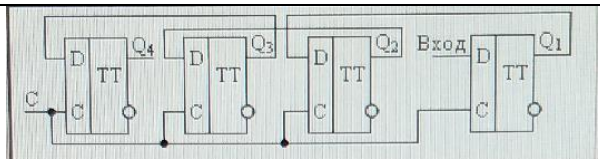
22. ПК 1.2  
ПК 1.5  
ПК 1.6

Начальное состояние регистра  $Q_4=1, Q_3=0, Q_2=1, Q_1=0$ . На входе регистра — 1. Что будет на выходах регистра после 4 тактового импульса?

a)

№ такт	Q4	Q3	Q2	Q1
Нач. сост.	1	0	1	0
1	0	1	0	1
2	1	0	1	1
3	0	1	1	1
4	1	1	1	1

b)



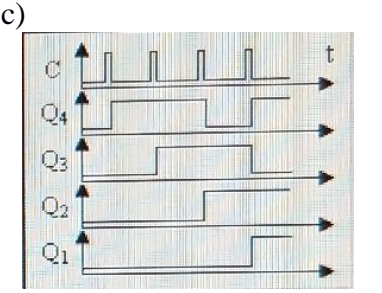
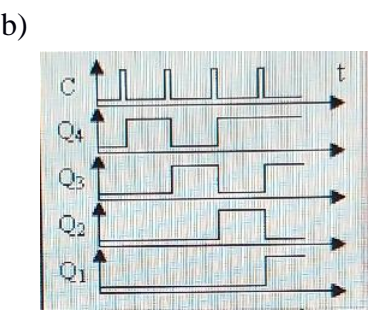
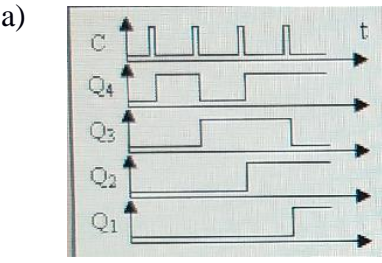
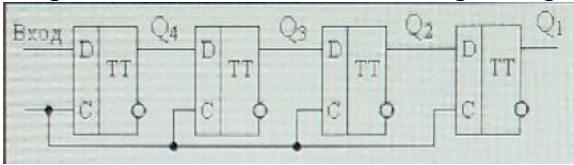
№регистр	Q4	Q3	Q2	Q1
Нач. сост.	1	0	1	0
1	1	1	0	1
2	0	1	1	0
3	1	0	1	1
4	0	1	0	1

c)

№регистр	Q4	Q3	Q2	Q1
Нач. сост.	1	0	1	0
1	1	1	1	0
2	1	1	1	1
3	1	1	1	1
4	1	1	1	1

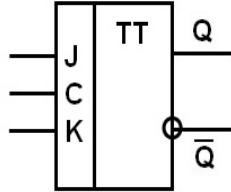
23. ПК 1.2  
ПК 1.5  
ПК 1.6

Начальное состояние регистра Q4=0, Q3=0, Q2=0, Q1=0. На какой временной диаграмме записано число 1011 в регистр?



24. ПК 5.2  
ПК 5.3

Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?



- a) Триггер
- b) Регистр
- c) Счетчик

25. ПК 1.2  
ПК 1.5

Какое логическое выражение для функции "ИЛИ-НЕ" верно?

- a)  $Y = X_1 \vee X_2$ ; b)  $Y = \overline{X_1 \vee X_2}$ ;
- c)  $Y = \overline{X_1 \cdot X_2}$ .

26. ПК 1.2  
ПК 1.5

Какое логическое выражение для функции "И-НЕ" верно?

- a)  $Y = X_1 \vee X_2$ ; b)  $Y = \overline{X_1 \vee X_2}$ ;
- c)  $Y = \overline{X_1 \cdot X_2}$ .

27. ПК 1.2  
ПК 1.5

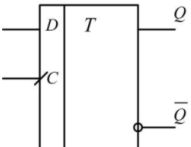
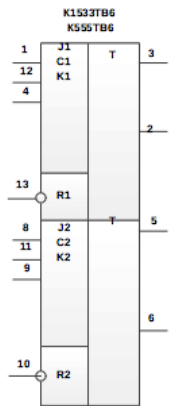
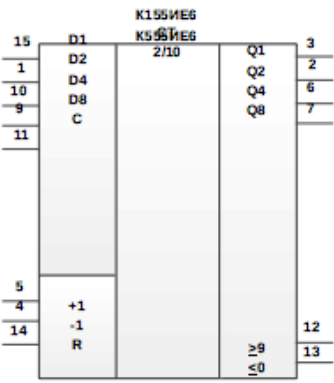
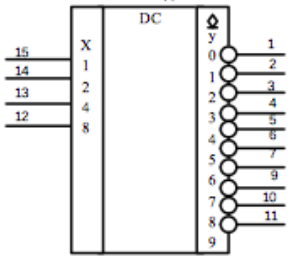
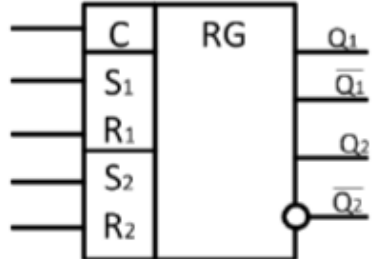
Какое логическое выражение для функции "ИЛИ" верно?

- a)  $Y = X_1 \vee X_2$ ; b)  $Y = \overline{X_1 \vee X_2}$ ;
- c)  $Y = \overline{X_1 \cdot X_2}$ .

28. ПК 5.2

Условно-графическое обозначение какого цифрового устройства

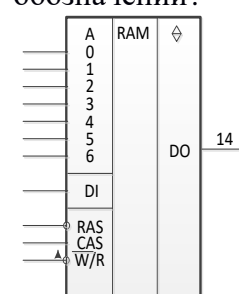
- a) Асинхронный D-триггер
- b) Синхронный C-триггер
- c) Синхронный D-триггер

		<p>приведено в соответствии с действующими отраслевыми стандартами?</p> 	
29.	ПК 5.3	<p>Какое условно-графическое обозначение микросхемы триггера в соответствии с рекомендациями Международного союза электросвязи верное?</p>	<p>a)</p>  <p>b)</p> 
30.	ПК 2.1 ПК 2.2 ПК 5.3	<p>Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Шифратор b) Дешифратор c) Демультимплексор</p>
31.	ПК 2.1 ПК 2.2 ПК 5.3	<p>Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Триггер синхронный b) Триггер асинхронный c) Регистр</p>

32.	ПК 1.2 ПК 1.5 ПК 1.8	Какое назначение шифратора (DC) в соответствии с действующими отраслевыми стандартами верно?	а) преобразует числа из двоичной системы счисления в десятичную; б) преобразует числа из десятичной системы счисления в двоичную; в) преобразует числа из двоичной системы счисления в восьмеричную.
33.	ПК 1.5 ПК 1.7	Какое назначение счетчика в соответствии с действующими отраслевыми стандартами верно?	а) Цифровое устройство, которое осуществляет счет числа появления на выходе определенного логического уровня б) Цифровое устройство, которое осуществляет счет числа появления на входе определенного логического уровня
34.	ПК 1.2 ПК 1.5 ПК 1.7	Какое назначение ЗУ в соответствии с действующими отраслевыми стандартами верно?	а) Для хранения больших массивов информации б) Для использования больших массивов информации в) Для хранения одноразрядного двоичного числа
35.	ПК 1.2 ПК 1.5 ПК 1.7	Какие типы запоминающих устройств в соответствии с действующими отраслевыми стандартами существуют?	а) ОЗУ, ПЗУ, ПУЗУ б) АЗУ, ПЗУ, ППЗУ в) ОЗУ, ПЗУ, ППЗУ
36.	ПК 1.5	С помощью какой формулы происходит перевод логического выражения из одного логического базиса в другой?	а) Формула де Мооргана б) Формула де Моргана в) Формула де Моргана
37.	ПК 1.4 ПК 1.5	Какое количество информационных входов будет у мультиплексора, если адресных входов 3?	а) 8 б) 15
38.	ПК 1.4 ПК 1.5	Какое количество адресных входов будет у мультиплексора, если информационных входов 10?	а) 5 б) 4 в) 3
39.	ПК 1.4 ПК 1.5	Какое количество входов шифратора, если выходов 4?	а) 6 б) 5 в) 16
40.	ПК 1.4 ПК 1.5	Какое количество входов будет у дешифратора, если выходов 12?	а) 4 б) 5 в) 6
41.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	Какое двоичное число хранит триггер?	а) многоразрядное б) одноразрядное в) трехразрядное
42.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	Какое двоичное число хранит регистр?	а) Многоразрядное б) одноразрядное
43.	ПК 1.1 ПК 1.2 ПК 1.4	В какую систему счисления шифратор преобразует числа из десятичной системы?	а) Шестнадцатеричную б) Двоичную в) Десятичную



	ПК 1.5																	
44.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	Из какой системы счисления дешифратор преобразует числа?	a) Двоичной b) Шестнадцатиричной c) Десятичной															
45.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	По какому заданному параметру мультиплексор подключает один из информационных входов к выходу?	a) Адресу b) Коду															
46.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	Какой вход мультиплексор подключает к выходу	a) Адресный b) Информационный															
47.	ПК 1.4 ПК 1.5	Что означает кружок на выходе логического элемента?	a) Прямой выходам b) инверсный выход															
48.	ПК 1.4 ПК 1.5	Какой логический уровень является активным для прямых выводов?	a) Лог. ноль b) Лог. единица															
49.	ПК 1.4 ПК 1.5	Какой логический уровень является активным для инверсных выводов?	a) Лог. ноль b) Лог. единица															
50.	ПК 1.2 ПК 1.5 ПК 1.8	Какой сигнал отсутствует в таблице функционирования логического элемента ИЛИ? <table border="1" data-bbox="395 869 566 1070"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> </tr> </tbody> </table>	X1	X2	F	0	0	0	1	0	1	0	1	1	1	1		a) 1 b) 0
X1	X2	F																
0	0	0																
1	0	1																
0	1	1																
1	1																	
51.	ПК 1.2 ПК 1.5 ПК 1.8	Какой сигнал отсутствует в таблице функционирования логического элемента ИЛИ-НЕ? <table border="1" data-bbox="395 1227 566 1411"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	X1	X2	F	0	0		1	0	0	0	1	0	1	1	0	a) 1 b) 0
X1	X2	F																
0	0																	
1	0	0																
0	1	0																
1	1	0																
52.	ПК 1.2 ПК 1.5 ПК 1.8	Какой сигнал отсутствует в таблице функционирования логического элемента И? <table border="1" data-bbox="837 1467 981 1680"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0		1	0	0	0	1	0	1	1	1	a) 1 b) 0
A	B	F																
0	0																	
1	0	0																
0	1	0																
1	1	1																
53.	ПК 1.5 ПК 1.7	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера S?	a) отдельный вход установки триггера в состояние 1 b) отдельный вход установки триггера в состояние 0															
54.	ПК 1.5 ПК 1.7	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера J?	a) вход установки универсального триггера в состояние 0 b) вход установки универсального триггера в состояние 1															

55.	ПК 1.5 ПК 1.7	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера К?	а) вход установки универсального триггера в состояние 0 б) вход установки универсального триггера в состояние 0
56.	ПК 1.5 ПК 1.7	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера D?	а) Информационный вход б) Счетный вход с) Вход синхронизации
57.	ПК 1.5 ПК 1.7	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера Т?	а) Информационный вход б) Счетный вход с) Вход синхронизации
58.	ПК 1.5 ПК 1.7	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера С?	а) Информационный вход б) Счетный вход с) Вход синхронизации
59.	ПК 1.5 ПК 1.7 ПК 1.8	Какую логическую функцию выполняет логический элемент И?	а) Конъюнктивная б) Дизъюнкция
60.	ПК 1.5 ПК 1.7 ПК 1.8	Какую логическую функцию выполняет логический элемент ИЛИ?	а) Конъюнктивная б) Дизъюнкция
61.	ПК 1.5 ПК 1.7 ПК 1.8	Какую логическую функцию выполняет логический элемент И-НЕ?	а) Отрицание конъюнкции б) Отрицание дизъюнкции
62.	ПК 1.5 ПК 1.7 ПК 1.8	Какую логическую функцию выполняет логический элемент ИЛИ-НЕ?	а) Отрицание конъюнкции б) Отрицание дизъюнкции
63.	ПК 3.3	Что понимают под мнемоникой команды?	а) Обозначение условного перехода б) сокращенное обозначение адреса с) сокращенное обозначение команды
64.	ПК 3.3	Какие типы адресации микропроцессора существуют в МП КР580ВМ80?	а) Прямая, посредственная, косвенная б) Прямая, непосредственная, косвенная с) Непрямая, непосредственная, косвенная
65.	ПК 3.3	Какой тип адресации отсутствует в микропроцессоре КР580ВМ80?	а) посредственная б) прямая с) непосредственная
66.	ПК 5.2	Микросхема какого цифрового устройства изображена на условно-графическом обозначении? 	а) Оперативное запоминающее устройство б) Постоянное запоминающее устройство с) Перепрограммируемое постоянное запоминающее устройство

67.	ПК 3.3	Как называется устройство в микропроцессоре K580BM80, где происходят различные операции?	а) Арифметическо-логическое устройство а) Арифметическо-линейное устройство а) Академическо-логическое устройство
68.	ПК 3.3	Из какого количества триггеров состоит регистр признаков в микропроцессоре K580BM80?	а) 3 b) 4 c) 5
69.	ПК 3.3	Какое назначение имеет регистр адреса в микропроцессоре K580BM80?	а) Хранит адрес команды а) Хранит начальный адрес программы
70.	ПК 3.3	Какое назначение имеет счетчика команд в микропроцессоре K580BM80?	а) Хранение адреса и формирование адреса следующей команды а) Хранение адреса и формирование адреса предыдущей команды
71.	ПК 3.3	Как называется устройство, где хранятся данные на схеме микропроцессорного устройства?	а) Оперативная память b) Операционная память
72.	ПК 3.3	Какое назначение имеет SP в микропроцессоре K580BM80?	а) Указатель счета b) Указатель кода c) Указатель стека
73.	ПК 3.3	Как расшифровываются буквы РА в микропроцессоре K580BM80?	а) Регистр адресации b) Регистр адреса c) Регистр аккумулятора
74.	ПК 3.3	Какие операции не выполняются в арифметическо-логическом устройстве (АЛУ) микропроцессора K580BM80?	а) Арифметические b) Логические c) Универсальные
75.	ПК 3.3	Как расшифровываются буквы БА в микропроцессоре K580BM80?	а) Буфер адреса b) Буфер аккумулятора
76.	ПК 3.3	Как расшифровываются буквы ШД в микропроцессоре K580BM80?	а) Ширма данных b) Шина данных
77.	ПК 3.3	Как расшифровываются буквы ДК в микропроцессоре K580BM80?	а) Демультимплексор команд b) Дешифратор команд
78.	ПК 3.3	Из какого количества триггеров состоит регистр общего назначения (РОН) в микропроцессоре K580BM80?	а) 4 b) 5 c) 6
79.	ПК 3.3	Какого формата команд не существует в микропроцессоре КР580ВМ80?	а) Двухбайтовые b) Трехбайтовые c) Четырехбайтовые
80.	ПК 3.3	Сколько бит в однобайтовой команде?	а) 8 b) 9 c) 10
81.	ПК 3.3	Сколько бит в двухбайтовой команде?	а) 16 b) 18 c) 20
82.	ПК 3.3	Какого способа адресации не существует в микропроцессоре (МП) КР580ВМ80?	а) Косвенная b) Непрямая c) Непосредственная
83.	ПК 3.3	Что означает стрелочка ← в командах микропроцессора (МП) КР580ВМ80?	а) Передача b) Возврат c) Пересылка

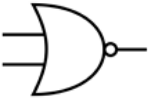
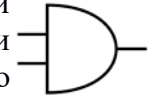
84.	ПК 1.2 ПК 1.4	Какую логическую функцию обозначает 1?	a) И b) ИЛИ c) ИЛИ-НЕ
85.	ПК 1.2 ПК 1.4	Какую логическую функцию обозначает &?	a) И b) ИЛИ c) ИЛИ-НЕ
86.	ПК 1.2 ПК 1.4	Какую логическую операцию обозначают знаком $\vee$ ?	a) И-НЕ b) ИЛИ c) И
87.	ПК 2.1 ПК 2.2 ПК 5.2	Какой режим работы отсутствует в ОЗУ (оперативно запоминающее устройство)?	a) Запись b) Перезапись c) Чтение
88.	ПК 2.1 ПК 2.2 ПК 5.2	Какой режим работы отсутствует в ПЗУ (постоянное запоминающее устройство)?	a) Запись b) Хранение c) Чтение
89.	ПК 2.1 ПК 2.2 ПК 5.2	Какой режим работы отсутствует в ППЗУ (перепрограммируемое постоянное запоминающее устройство)?	a) Запись b) Чтение c) Сброс
90.	ПК 5.2 ПК 5.3	В каком виде процессор обрабатывает информацию?	a) Двоичном коде b) В текстовом виде c) В десятичной системе
91.	ПК 1.7 ПК 1.8	В каких единицах измеряется емкость памяти?	a) Такт b) Килобайт c) вольт
92.	ПК 1.7 ПК 1.8	Сколько в одном Кбайте байт?	a) 2048 b) 1024 c) 1000
93.	ПК 1.7 ПК 1.8	Какое время хранится информация в оперативной памяти?	a) День b) Час c) До момента выключения компьютера
94.	ПК 1.7 ПК 1.8	Какая минимальная единица измерения в двоичном коде?	a) Бит b) Байт c) Параграф
95.	ПК 1.5 ПК 1.7	Как называется логическое умножение в соответствии с действующими отраслевыми стандартами?	a) Дизъюнкция b) Конъюнкция c) Импликация
96.	ПК 1.5 ПК 1.7	Как называется логическое сложение в соответствии с действующими отраслевыми стандартами?	a) Дизъюнкция b) Конъюнкция c) Импликация
97.	ПК 1.5 ПК 1.7	Какой элемент реализует дизъюнкцию двух и более логических значений?	a) И b) ИЛИ c) НЕ
98.	ПК 1.5 ПК 1.7	Какой элемент реализует конъюнкцию двух и более логических значений?	a) И b) ИЛИ c) НЕ
99.	ПК 1.7 ПК 1.8	Сколько двоичных комбинаций можно построить используя 4 двоичных разряда?	a) 4 b) 8 c) 16 d) 32
100.	ПК 1.7 ПК 1.8	Что используют для представления чисел в шестнадцатеричной системе счисления?	a) Буквы А - G b) Цифры 0 - 9 и буквы А - F c) Числа 0 - 15
101.	ПК 1.7 ПК 1.8	Для представления чисел в восьмеричной системе счисления используют какие	a) 0 — 8 b) 0 — 7

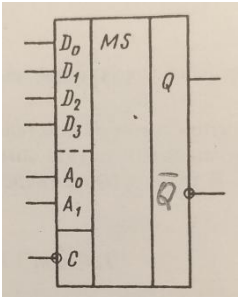


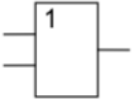
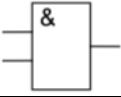
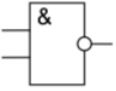
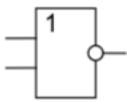
		цифры?	с) 1— 8
102.	ПК 2.1 ПК 2.2	Какое цифровое устройство способно записывать и хранить информацию?	а) Сумматор б) Счетчик с) Триггер
103.	ПК 2.1 ПК 2.2	За сколько тактовых импульсов информация запишется 7-разрядный последовательный регистр?	а) 6 б) 7 с) 8
104.	ПК 2.1 ПК 2.2	За сколько тактовых импульсов информация запишется 8-разрядный параллельный регистр?	а) 1 б) 8 с) 16
105.	ПК 2.1 ПК 2.2	Какое количество информации может хранить триггер?	а) 1 байт б) 2 байта с) 1 бит
106.	ПК 2.1 ПК 2.2	Сколько устойчивых состояний имеет триггер?	а) 1 б) 2 с) 0
107.	ПК 2.1 ПК 2.2	Как называется регистр, в котором осуществляется сдвиг числа?	а) Сдвинутым б) Параллельным с) Сдвигающим
108.	ПК 2.1 ПК 2.2	Сдвиг в регистре осуществляется от младшего разряда к старшему. Как он называется?	а) Правый сдвиг б) Левый сдвиг с) Обратный сдвиг
109.	ПК 2.1 ПК 2.2	Сдвиг в регистре осуществляется от старшего разряда к младшему. Как он называется?	а) Правый сдвиг б) Левый сдвиг с) Обратный сдвиг
110.	ПК 5.2 ПК 5.3	Какое устройство служит для долговременного хранения информации?	а) Оперативная память б) Процессор с) Внешний накопитель
111.	ПК 1.4 ПК 1.7	Какое устройство является энергозависимым?	а) ОЗУ б) ПЗУ с) ППЗУ
112.	ПК 1.4 ПК 1.7	В соответствии с действующими отраслевыми стандартами для чего предназначены Оперативная и Постоянная память?	а) Хранения и обработки программ и данных б) Хранения программ и данных с) Обработки программ и данных
113.	ПК 1.4 ПК 1.7	Для чего служит Оперативная память?	а) Запуска программ б) Обработки информации с) Хранения информации, изменяющейся в ходе операций по ее обработке
114.	ПК 3.3	При каком способе адресации микропроцессора в команде указывается заданное число?	а) Прямая адресация б) Косвенная адресация с) Непосредственная адресация
115.	ПК 3.3	Какая команда используется для увеличения числа в два раза?	а) Сдвиг влево б) Сдвиг вправо
116.	ПК 3.3	Какая команда используется для уменьшения числа в два раза?	с) Сдвиг влево д) Сдвиг вправо
117.	ПК 1.4 ПК 1.7	Чему равно тождество в соответствии с законами алгебры логики $\bar{X} \vee 1$ ?	а) X б) 1 с) 0
118.	ПК 1.4 ПК 1.7	Чему равно тождество в соответствии с законами алгебры логики $X \vee 0$ ?	а) 0 б) 1 с) X
119.	ПК 1.4	Чему равно тождество в соответствии с	а) X

	ПК 1.7	законами алгебры логики $X \cdot 0$ ?	b)0 c)1
120.	ПК 1.4 ПК 1.7	Чему равно тождество в соответствии с законами алгебры логики $X \cdot 1$ ?	a)X b)1 c)0
121.	ПК 3.3	Над какими числами выполняются операции в микропроцессоре КР580ВМ80?	a)10-разрядными числами b)16-разрядными числами c)8-разрядными числами
122.	ПК 3.3	Какого вида перехода не существует в микропроцессоре КР580ВМ80?	a)Условный b)безусловный c)безграничный
123.	ПК 3.3	Что происходит при положительном приращении регистра (INR) ?	a) Увеличение содержимого регистра на 1 b) Уменьшение содержимого регистра на 1
124.	ПК 3.3	Что происходит при отрицательном приращении регистра (DCR) ?	a) Увеличение содержимого регистра на 1 b) Уменьшение содержимого регистра на 1
125.	ПК 3.3	Что обозначают круглые скобки в обозначении команд микропроцессора КР580ВМ80, (A) ?	a) Содержимое триггера b) Содержимое регистра c) Содержимое АЛУ
126.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается информационный вход на условно-графическом обозначении триггера	a) D b) G c) K
127.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход синхронизации на условно-графическом обозначении триггера	a) B b) D c) C
128.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход триггера в 1 на условно-графическом обозначении триггера	a) J b) K c) C
129.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход триггера в 0 на условно-графическом обозначении триггера	a) D b) R c) C
130.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход установки универсального триггера в 0 на условно-графическом обозначении триггера	a) T b) C c) K

**Второй блок заданий**  
Формируемые ОК1-11

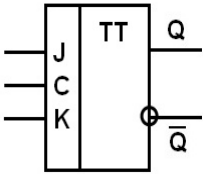
№ п/п	Формируемые ПК	Вопрос
1.	ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 
2.	ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 

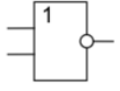
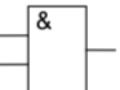
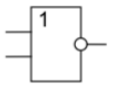
3.	ПК 1.1 ПК 1.2	В соответствии с действующими отраслевыми стандартами какое назначение шифратора?																
4.	ПК 1.1 ПК 1.2	В соответствии с действующими отраслевыми стандартами какое назначение дешифратора?																
5.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами приведите какое назначение данного устройства? 																
6.	ПК 1.2 ПК 1.5 ПК 1.8	Какой сигнал отсутствует в таблице функционирования логического элемента И? <table border="1" data-bbox="1013 779 1125 940"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0		1	0	0	0	1	0	1	1	1	
A	B	F																
0	0																	
1	0	0																
0	1	0																
1	1	1																
7.	ПК 1.2 ПК 1.5 ПК 1.6	Таблица функционирования какого триггера представлена? <table border="1" data-bbox="459 1052 1109 1276"> <tbody> <tr> <td>0</td> <td>0</td> <td><math>Q_0</math></td> <td>Режим хранения</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> <td>Установка в ноль</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> <td>Установка в единицу</td> </tr> <tr> <td>1</td> <td>1</td> <td>*</td> <td>Запрещенный режим</td> </tr> </tbody> </table>	0	0	$Q_0$	Режим хранения	1	0	0	Установка в ноль	0	1	1	Установка в единицу	1	1	*	Запрещенный режим
0	0	$Q_0$	Режим хранения															
1	0	0	Установка в ноль															
0	1	1	Установка в единицу															
1	1	*	Запрещенный режим															
8.	ПК 1.2 ПК 1.5 ПК 1.6	Таблица функционирования какого триггера представлена? <table border="1" data-bbox="459 1400 1109 1624"> <tbody> <tr> <td>0</td> <td>0</td> <td>*</td> <td>Запрещенный режим</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>Установка в единицу</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> <td>Установка в ноль</td> </tr> <tr> <td>1</td> <td>1</td> <td><math>Q_0</math></td> <td>Режим хранения</td> </tr> </tbody> </table>	0	0	*	Запрещенный режим	1	0	1	Установка в единицу	0	1	0	Установка в ноль	1	1	$Q_0$	Режим хранения
0	0	*	Запрещенный режим															
1	0	1	Установка в единицу															
0	1	0	Установка в ноль															
1	1	$Q_0$	Режим хранения															
9.	ПК 1.4	Сколько тактовых импульсов потребуется для записи числа 100101110 в регистр правого сдвига?																
10.	ПК 1.4	Сколько тактовых импульсов потребуется для записи числа 11001110 в параллельный регистр ?																
11.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение демультиплексора?																
12.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение триггера?																

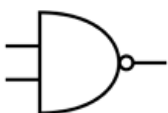
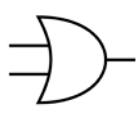
13.	ПК 1.2 ПК 1.5 ПК 1.8	<p>Какой сигнал отсутствует в таблице функционирования логического элемента ИЛИ?</p> <table border="1" data-bbox="406 129 523 277"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> </tr> </tbody> </table>	X1	X2	F	0	0	0	1	0	1	0	1	1	1	1		
X1	X2	F																
0	0	0																
1	0	1																
0	1	1																
1	1																	
14.	ПК 1.2 ПК 1.5 ПК 1.8	<p>Приведите таблицу функционирования логического элемента ИЛИ-НЕ?</p> <table border="1" data-bbox="406 383 552 546"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	X1	X2	F	0	0		1	0	0	0	1	0	1	1	0	
X1	X2	F																
0	0																	
1	0	0																
0	1	0																
1	1	0																
15.	ПК 1.2 ПК 1.5 ПК 1.6	<p>Таблица функционирования какого триггера представлена?</p> <table border="1" data-bbox="628 640 1139 810"> <tbody> <tr> <td>0</td> <td>0</td> <td><math>Q_0</math></td> <td>Режим хранения</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>Установка в единицу</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> <td>Установка в ноль</td> </tr> <tr> <td>1</td> <td>1</td> <td><math>\overline{Q_0}</math></td> <td>Режим переключения</td> </tr> </tbody> </table>	0	0	$Q_0$	Режим хранения	1	0	1	Установка в единицу	0	1	0	Установка в ноль	1	1	$\overline{Q_0}$	Режим переключения
0	0	$Q_0$	Режим хранения															
1	0	1	Установка в единицу															
0	1	0	Установка в ноль															
1	1	$\overline{Q_0}$	Режим переключения															
16.	ПК 2.1 ПК 2.2	<p>Сколько будет адресных входов у мультиплексора, если информационных входов 10?</p>																
17.	ПК 2.1 ПК 2.2	<p>Сколько будет информационных входов у мультиплексора, если адресных входов 3?</p>																
18.	ПК 2.1 ПК 2.2	<p>Условно-графическое обозначение какого логического элемента приведено?</p> 																
19.	ПК 2.1 ПК 2.2	<p>Условно-графическое обозначение какого логического элемента приведено?</p> 																
20.	ПК 2.1 ПК 2.2	<p>Условно-графическое обозначение какого логического элемента приведено ?</p> 																
21.	ПК 2.1 ПК 2.2	<p>Условно-графическое обозначение какого логического элемента приведено?</p> 																
22.	ПК 1.2 ПК 1.5 ПК 1.8	<p>Какой сигнал отсутствует в таблице функционирования логического элемента И-НЕ?</p> <table border="1" data-bbox="406 1912 523 2101"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	X1	X2	F	0	0		1	0	1	0	1	1	1	1	0	
X1	X2	F																
0	0																	
1	0	1																
0	1	1																
1	1	0																



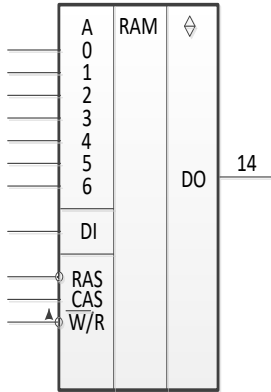
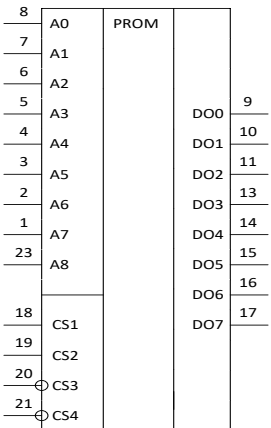
23.	ПК 1.2 ПК 1.5 ПК 1.8	<p>Какой сигнал отсутствует в таблице функционирования логического элемента И?</p> <table border="1" data-bbox="400 174 504 315"> <tr> <td>X1</td> <td>X2</td> <td>F</td> </tr> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> </tr> </table>	X1	X2	F	0	0	0	1	0	0	0	1	0	1	1	
X1	X2	F															
0	0	0															
1	0	0															
0	1	0															
1	1																
24.	ПК 1.4 ПК 1.5	<p>Какой сигнал будет на выходе схемы, если на входах следующие сигналы X1=0, X2=1, X3=1?</p> 															
25.	ПК 1.4 ПК 1.5	<p>Какой сигнал будет на выходе схемы, если на входах следующие сигналы X1=0, X2=1, X3=1?</p> 															
26.	ПК 5.2 ПК 5.3	Какое назначение входа триггера R ?															
27.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера S?															
28.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера J ?															
29.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера K ?															
30.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера D ?															
31.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера T ?															
32.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера C?															
33.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение регистра?															
34.	ПК 5.2 ПК 5.3	<p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого устройства изображено?</p> 															

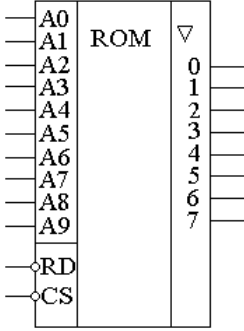
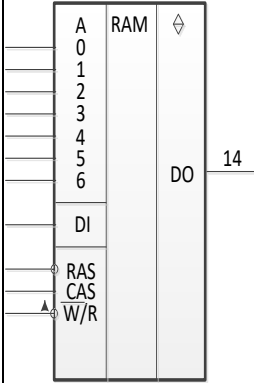
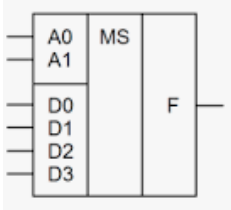
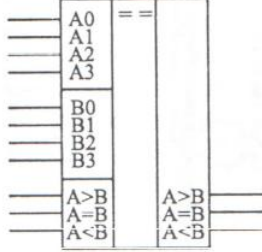
35.	ПК 5.2 ПК 5.2	Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?	
36.	ПК 2.1. ПК 2.2. ПК 5.3.	Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?	
37.	ПК 1.2. ПК 1.5. ПК 1.6.	Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?	
38.	ПК 1.5 ПК 1.7	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение CD?	
39.	ПК 1.5 ПК 1.7	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение DC?	
40.	ПК 1.5 ПК 1.7	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение T ?	
41.	ПК 1.5 ПК 1.7	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение RG?	
42.	ПК 1.5 ПК 1.7	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение СТ?	
43.	ПК 1.5 ПК 1.7	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение MS?	
44.	ПК 1.2 ПК 1.5 ПК 1.7	Приведите типы запоминающих устройств в соответствии с действующими отраслевыми стандартами	
45.	ПК 1.2. ПК 1.5. ПК 1.7	В соответствии с действующими отраслевыми стандартами что означает обозначение ОЗУ?	
46.	ПК 1.2. ПК 1.5. ПК 1.7	В соответствии с действующими отраслевыми стандартами что означает обозначение ПЗУ	
47.	ПК 1.2. ПК 1.5. ПК 1.7	В соответствии с действующими отраслевыми стандартами что означает обозначение ППЗУ	
48.	ПК 5.2 ПК 5.3	Какое устройство в соответствии с рекомендациями Международного союза электросвязи обозначается RAM?	
49.	ПК 5.2 ПК 5.3	Какое устройство в соответствии с рекомендациями Международного союза электросвязи обозначается ROM?	
50.	ПК 5.2 ПК 5.3	Какое устройство в соответствии с рекомендациями Международного союза электросвязи обозначается REPROM?	
51.	ПК 2.1	В соответствии с действующими отраслевыми	

	ПК 2.2	стандартами какое назначение имеет регистр?
52.	ПК 1.1 ПК 1.2 ПК 1.4	В соответствии с действующими отраслевыми стандартами какое назначение имеет счетчик?
53.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какие типы счетчика существуют?
54.	ПК 1.7	В каких режимах работает Постоянное запоминающее устройство?
55.	ПК 1.7	В каких режимах работает Оперативное запоминающее?
56.	ПК 1.7	В каких режимах работает Перепрограммируемое постоянное запоминающее устройство?
57.	ПК 1.7	Какие их запоминающих устройств являются энергонезависимыми?
58.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение АЦП?
59.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение ЦАП?
60.	ПК 5.2 ПК 5.3	Какую логическую функцию обозначает 1 на условно-графическом обозначении элемента в соответствии с рекомендациями Международного союза электросвязи? 
61.	ПК 5.2 ПК 5.3	Какую логическую функцию обозначает & на условно-графическом обозначении элемента в соответствии с рекомендациями Международного союза электросвязи? 
62.	ПК 5.2 ПК 5.3	Что обозначает кружок на в соответствии с рекомендациями Международного союза электросвязи? 
63.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную $1100_{2-10}$ ?
64.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную $1101_{2-10}$ ?
65.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную $1110_{2-10}$ ?
66.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную $1010_{2-10}$ ?
67.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в восьмеричную $010_{2-10}$ ?
68.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в восьмеричную $101_{2-10}$ ?
69.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в восьмеричную $011_{2-10}$ ?

70.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $\bar{X} \vee 1$ ?
71.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $X \vee 0$ ?
72.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $X \cdot 0$ ?
73.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $X \cdot 1$ ?
74.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $X \vee \bar{X}$ ?
75.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $X \cdot X$ ?
76.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $X \cdot \bar{X}$ ?
77.	ПК 1.4 ПК 1.7	В соответствии с законами алгебры логики чему равно тождество $X \vee X$ ?
78.	ПК 2.1 ПК 2.2	У какого типа логики наибольшая помехоустойчивость: металл-окись-полупроводник или эмиттерно-связанная логика?
79.	ПК 2.1 ПК 2.2	У какого типа логики наименьшее энергопотребление: металл-окись-полупроводник или эмиттерно-связанная логика?
80.	ПК 2.1 ПК 2.2	У какого типа логики наименьшая помехоустойчивость: металл-окись-полупроводник или транзисторно-транзисторная логика?
81.	ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 
82.	ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 
83.	ПК 1.5	С помощью какой формулы происходит перевод логического выражения из одного логического базиса в другой?
84.	ПК 1.4 ПК 1.5	Какое количество информационных входов у мультиплексора, если адресных входов 3?
85.	ПК 1.4 ПК 1.5	Какое количество адресных входов у мультиплексора, если информационных входов 10?
86.	ПК 1.4 ПК 1.5	Какое количество входов у шифратора, если выходов 4?
87.	ПК 1.4 ПК 1.5	Какое количество входов у дешифратора, если выходов 12?
88.	ПК 1.1 ПК 1.2 ПК 1.4	Какое двоичное число хранит триггер?
89.	ПК 1.1 ПК 1.2 ПК 1.4	Какое двоичное число хранит регистр?
90.	ПК 1.1 ПК 1.2 ПК 1.4	В какую систему счисления преобразует числа шифратор?
91.	ПК 1.1	Из какой системы счисления преобразует числа



	ПК 1.2 ПК 1.4	дешифратор?
92.	ПК 1.1 ПК 1.2 ПК 1.4	По какому заданному параметру мультиплексор подключает один из информационных входов к выходу?
93.	ПК 1.1 ПК 1.2 ПК 1.4	Как называются основные входы мультиплексора?
94.	ПК 1.8	Как называется счетчик, если его каждое последующее состояние на единицу больше предыдущего?
95.	ПК 1.8	Как называется счетчик, если его каждое последующее состояние на единицу меньше предыдущего?
96.	ПК 2.1 ПК 2.2	Как называется цифровое устройство, которое складывает два двоичных числа?
97.	ПК 2.1 ПК 2.2	Какие типы сумматоров существуют?
98.	ПК 2.1	Сколько необходимо триггеров для построения схемы счетчика с циклом работы $N = 7$ ?
99.	ПК 2.1	Сколько необходимо триггеров для построения схемы счетчика с циклом работы $N = 12$ ?
100.	ПК 1.4	С какими числами работает Преобразователь кодов?
101.	ПК 1.4	Какие числа сравнивает Цифровой компаратор?
102.	ПК 1.4	Что означает буква Ц в слове АЦП (аналого- ? – преобразователь)?
103.	ПК 2.1 ПК 2.2	<p>Микросхема какого цифрового устройства изображена на условно-графическом обозначении?</p> 
104.	ПК 2.1 ПК 2.2	<p>Микросхема какого цифрового устройства изображена на условно-графическом обозначении?</p> 

105.	ПК 2.1 ПК 2.2	<p>Микросхема какого цифрового устройства изображена на условно-графическом обозначении?</p> 
106.	ПК 2.1 ПК 2.2	<p>Какие входы обозначаются буквой А на условно-графическом обозначении микросхемы Оперативного запоминающего устройства?</p> 
107.	ПК 2.1 ПК 2.2	<p>Какие входы обозначаются буквой D на условно-графическом обозначении микросхемы мультиплексора?</p> 
108.	ПК 2.1 ПК 2.2	<p>В каких режимах работает Постоянное запоминающее устройство?</p>
109.	ПК 2.1 ПК 2.2	<p>В каких режимах работает Перепрограммируемое постоянное запоминающее устройство?</p>
110.	ПК 5.2 ПК 5.3	<p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого цифрового устройство изображено?</p> 
111.	ПК 5.2 ПК 5.3	<p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого цифрового устройство изображено?</p>

112.	ПК 5.2 ПК 5.3	<p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого цифрового устройство изображено?</p>
113.	ПК 3.3	Для чего предназначена оперативная память (ОП) в микропроцессорном устройстве?
114.	ПК 3.3	Какие форматы команд и данных существуют в микропроцессоре K580BM80?
115.	ПК 3.3	Как называется способ адресации, в котором участвует регистровая пара?
116.	ПК 3.3	Как называется способ адресации, в котором операнд является вторым или вторым и третьим байтом команды?
117.	ПК 3.3	Как называется минимальная единица информации?
118.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается информационный вход на условно-графическом обозначении триггера
119.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход синхронизации на условно-графическом обозначении триггера
120.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход установки универсального JK-триггера в 1 на условно-графическом обозначении триггера
121.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается счетный вход триггера на условно-графическом обозначении триггера
122.	ПК 1.5 ПК 1.7 ПК 1.8	Какой вывод обозначается на условно-графическом обозначении триггера буквой Q
123.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход установки триггера в 1 на условно-графическом обозначении RS-триггера
124.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход установки триггера в 0 на условно-графическом обозначении RS-триггера
125.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается вход установки универсального JK-триггера в 0 на условно-графическом обозначении триггера
126.	ПК 1.5 ПК 1.7 ПК 1.8	Какой вывод обозначается на условно-графическом обозначении триггера буквой $\bar{Q}$
127.	ПК 2.1 ПК 2.2	Перечислите типы регистров
128.	ПК 2.1 ПК 2.2	Перечислите типы триггеров
129.	ПК 3.3	За сколько тактовых импульсов информация

		запишется в 8-разрядный последовательный регистр
<b>130.</b>	ПК 3.3	За сколько тактовых импульсов информация запишется в 8-разрядный параллельный регистр

Составил преподаватель Строче Т.Н..