

СОГЛАСОВАНО


Заместитель начальника КБ-3,
руководитель группы электроники
АО НИИ СТТ

 Ковалев Ю.Н.

УТВЕРЖДАЮ

Заместитель директора по учебной
работе

«31»  2023 г.

 Иванешко И.В.

**Комплект контрольно-оценочных материалов промежуточной аттестации
(другая форма аттестации (тестирование) – 3 семестр, экзамен – 4 семестр)
по учебной дисциплине ОП. 04. Основы электронной и вычислительной техники
общепрофессионального цикла программы подготовки специалистов среднего звена
специальности 11.02.18 «Системы радиосвязи, мобильной связи и телерадиовещания»**

В результате освоения ОП.04. Основы электронной и вычислительной техники студент должен освоить следующие компетенции:

Профессиональные компетенции

ПК 1.1. Выполнять монтаж и первичную инсталляцию оборудования радиосвязи, мобильной связи и телевидения.

ПК 1.2. Производить настройку сетей абонентского доступа на базе систем радиосвязи, мобильной связи и телевидения.

ПК 1.3. Проводить диагностику и мониторинг сетей радиосвязи, мобильной связи и телевидения.

ПК 1.4. Контролировать качество предоставления услуг радиосвязи, мобильной связи и телевидения.

ПК 1.5. Проводить диагностику, ремонт и обслуживание оборудования средств связи.

ПК 1.6. Определять места повреждений и выбирать методы восстановления работоспособности оборудования систем радиосвязи, мобильной связи и телевидения.

ПК 2.1. Выполнять монтаж и производить настройку сетей проводного и беспроводного абонентского доступа.

ПК 2.2. Обеспечивать работоспособность оборудования мультисервисных сетей

ПК 2.3. Выполнять монтаж и первичную инсталляцию компьютерных сетей.

ПК 2.4. Инсталлировать и настраивать компьютерные платформы для организации услуг связи.

ПК 2.5. Производить администрирование сетевого оборудования и средств мобильной связи.

ПК 3.1. Выявлять угрозы и уязвимости в сетевой инфраструктуре с использованием системы анализа защищенности.

ПК 3.2. Разрабатывать комплекс методов и средств защиты информации в системах радиосвязи, мобильной связи и телерадиовещания.

ПК 3.3. Осуществлять текущее администрирование для защиты систем радиосвязи, мобильной связи и телерадиовещания с использованием специализированного программного обеспечения и оборудования.

ПК 5.1. Анализировать современные конвергентные технологии и системы для выбора оптимальных решений в соответствии с требованиями заказчика.

ПК 5.2. Выполнять адаптацию, монтаж, установку и настройку конвергентных инфокоммуникационных систем в соответствии с действующими отраслевыми стандартами.

ПК 5.3. Администрировать конвергентные системы в соответствии с рекомендациями Международного союза электросвязи.

Общие компетенции

ОК 01. Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам;

ОК 02. Использовать современные средства поиска, анализа и интерпретации информации, и информационные технологии для выполнения задач профессиональной деятельности;

ОК 06. Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных общечеловеческих ценностей, в том числе с учетом гармонизации

межнациональных и межрелигиозных отношений, применять стандарты антикоррупционного поведения;

ОК 07. Содействовать сохранению окружающей среды, ресурсосбережению, применять знания об изменении климата, принципы бережливого производства, эффективно действовать в чрезвычайных ситуациях;

ОК 09. Пользоваться профессиональной документацией на государственном и иностранном языках.

Другая форма аттестации и экзамен являются промежуточными формами контроля, подводят итог освоения учебной дисциплины ОП. 04. Основы электронной и вычислительной техники.

В 3 семестре другая форма аттестации по учебной дисциплине ОП. 04. Основы электронной и вычислительной техники проводится в форме тестирования. На промежуточную аттестацию выделяется 2 часа (последнее занятие в семестре) из общего количества часов на предмет.

Тест для 3 семестра содержит два блока: блок 1 - 45 тестовых позиций; блок 2 - 40 теоретических вопросов с кратким ответом.

Тест для 3 семестра содержит 30 вопросов (суммарно 20 тестовых позиций и 10 теоретических вопросов с кратким ответом), выбираемых случайным образом программой из каждого блока заданий.

Время тестирования – 45 минут (по 1 минуте на каждый вопрос тестовых позиций и по 2,5 минуты на краткие ответы теоретических вопросов).

Результаты другой формы аттестации и экзамена определяются на основании итогового ответа с оценками «отлично», «хорошо», «удовлетворительно», «неудовлетворительно», вносятся в учебный журнал группы и объявляются в тот же день.

Критерии оценивания

5 баллов - получают студенты, справившиеся с работой 100-90%;

4 балла - ставится в том случае, если верные ответы составляют 75%-89% от общего количества;

3 балла - соответствует работа, содержащая 55-74% правильных ответов;

2 балла - соответствует работа, содержащая менее 55% правильных ответов.

Шкала оценивания образовательных результатов:

Оценка	Критерии
«отлично»	Студент набрал 5 баллов (по весу критерия)
«хорошо»	Студент набрал 4 балла (по весу критерия)
«удовлетворительно»	Студент набрал 3 балла (по весу критерия)
«неудовлетворительно»	Студент набрал 0-2 балла (по весу критерия)

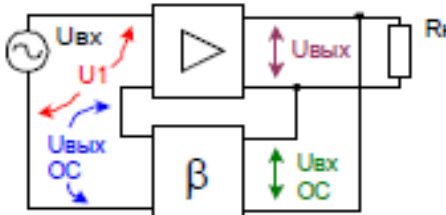
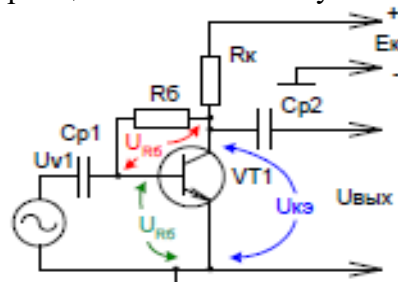
Первый блок заданий

№ п/п	Формируемые ПК		Варианты ответа
1	ПК 1.1 ПК 1.2 ПК 1.4	Как меняется сопротивление полупроводника при повышении температуры?	1 увеличивается
			2 уменьшается
			3 практически не изменяется
2	ПК 1.3 ПК 1.4 ПК 1.5	Резистор какого номинала имеет наибольшее сопротивление?	1 2R2 3
			2 120E
			3 2K7
3	ПК 1.1 ПК 1.2 ПК 1.4	Какое условное графическое обозначение резистора соответствует резистору с номинальной мощностью рассеивания 0,5 Вт?	1 
			2 
			3 
4	ПК 1.1 ПК 1.5 ПК 1.6	Какое условное графическое обозначение МОП транзистора соответствует полевому транзистору со встроенным p каналом?	1 
			2 

			3	
5	ПК 1.1 ПК 1.2 ПК 1.6	Какое условное графическое обозначение диода соответствует диоду Шоттки?	1	
			2	
			3	
6	ПК 1.3 ПК 1.4 ПК 1.5 ПК 1.6	Какое условное графическое обозначение полупроводникового диода указано под цифрой 2? 1 2 3 4 5 6 7	1	выпрямительный диод
			2	стабилитрон
			3	варикап
			4	туннельный диод
			5	диод Шоттки
			6	светодиод
			7	фотодиод
7	ПК 2.1 ПК 2.2 ПК 2.4 ПК 2.5	Какое условное графическое обозначение полупроводникового диода указано под цифрой 3? 1 2 3 4 5 6 7	1	выпрямительный диод
			2	стабилитрон
			3	варикап
			4	туннельный диод
			5	диод Шоттки
			6	светодиод
			7	фотодиод
8	ПК 3.1 ПК 3.2 ПК 3.3	Какое условное графическое обозначение биполярного транзистора соответствует структуре n-p-n?	1	
			2	
			3	
			4	
9	ПК 1.1 ПК 1.2 ПК 1.4	Какое условное графическое обозначение биполярного транзистора соответствует структуре p-n-p?	1	
			2	
			3	
			4	
10	ПК 1.1 ПК 1.2 ПК 1.4	Какое условное графическое обозначение транзистора соответствует полевому транзистору с управляющим p-переходом, с каналом типа p?	1	
			2	
			3	
			4	
11	ПК 1.1 ПК 1.2 ПК 1.4	Какое условное графическое обозначение полупроводникового диода указано под цифрой 6?	1	выпрямительный диод
			2	стабилитрон
			3	варикап
			4	туннельный диод
			5	диод Шоттки

		<p>1 2 3 4 5 6 7</p>	6 светодиод
			7 фотодиод
12	ПК 1.5 ПК 1.6 ПК 5.2	<p>Какой электрод в схеме включения биполярного транзистора является общим?</p>	1 коллектор
			2 база
			3 эмиттер
13	ПК 1.5 ПК 3.1 ПК 3.2 ПК 3.3	<p>Какой электрод в схеме включения биполярного транзистора является общим?</p>	1 коллектор
			2 база
			3 эмиттер
14	ПК 2.2 ПК 3.3 ПК 5.3	<p>Какая схема включения биполярного транзистора одновременно дает усиление по току и по напряжению?</p>	1 схема с общей базой
			2 схема с общим эмиттером
			3 схема с общим коллектором
15	ПК 2.2 ПК 3.3 ПК 5.3	<p>Какая схема включения биполярного транзистора имеет наибольшее входное сопротивление при наименьшем выходном сопротивлении?</p>	1 схема с общей базой
			2 схема с общим эмиттером
			3 схема с общим коллектором
16	ПК 2.2 ПК 3.3 ПК 5.3	<p>Какая схема включения биполярного транзистора называется эмиттерным повторителем?</p>	1 схема с общей базой
			2 схема с общим эмиттером
			3 схема с общим коллектором
17	ПК 2.2 ПК 3.3 ПК 5.3	<p>Какое устройство называют триггером?</p>	1 устройство с двумя устойчивыми состояниями равновесия
			2 устройство с одним устойчивым состоянием
			3 устройство с тремя устойчивыми состояниями
			4 устройство без устойчивых состояний
18	ПК 2.2 ПК 3.3 ПК 5.3	<p>Какое название имеют выходы триггера?</p>	1 инвертирующий и неинвертирующий
			2 положительный и отрицательный
			3 прямой и обратный
			4 прямой и инверсный
19	ПК 2.2 ПК 3.3 ПК 5.3	<p>Чему равно напряжение между входами операционного усилителя?</p>	1 равно 0
			2 равно $U_{пит}$
			3 больше 0
			4 Равно $U_{o.c.}$
20	ПК 2.2 ПК 3.3	<p>С какой целью в усилителях используется отрицательная обратная</p>	1 с целью повышения стабильности усилителя

	ПК 5.3	связь?	2 с целью повышения коэффициента усилителя
			3 с целью повышения размеров усилителя
			4 с целью снижения напряжения питания
21	ПК 2.2 ПК 2.3 ПК 5.1	Какую структуру имеет полупроводниковый диод?	1 р-п-р
			2 п-р-п
			3 р-п
			4 р-п-р-п
22	ПК 3.2 ПК 3.3 ПК 5.1	Какое название имеют электроды полупроводникового диода?	1 катод, управляющий электрод
			2 база, эмиттер
			3 катод, анод
			4 база 1, база 2
23	ПК 2.1 ПК 3.2 ПК 5.2	Какое название имеют электроды биполярного транзистора?	1 коллектор, база, эмиттер
			2 анод, катод, управляющий электрод
			3 сток, исток, затвор
			4 анод, сетка, катод
24	ПК 2.3 ПК 2.4 ПК 5.1	Какое количество выходов имеет триггер?	1 два
			2 один
			3 три
			4 четыре
25	ПК 2.3 ПК 2.4 ПК 5.1	Сколько входов и выходов имеет операционный усилитель?	1 два выхода и два входа
			2 один вход и два выхода
			3 два входа и один выход
			4 один вход и два выхода
26	ПК 2.4 ПК 3.2 ПК 5.1	Для построения каких устройств используют интегральные микросхемы?	1 для цифровых устройств
			2 для усилителей напряжений
			3 для выпрямителей
			4 для генераторов
27	ПК 1.5 ПК 1.6 ПК 3.1 ПК 3.2	Какое назначение имеет элемент под цифрами 1 и 5 соответственно?	1 И; ИЛИ - НЕ
			2 ИЛИ; И
			3 НЕ; ИЛИ
			4 И-НЕ; НЕ
			5 ИЛИ-НЕ; И-НЕ
			6 НЕ; И
28	ПК 2.1 ПК 2.2 ПК 3.3 ПК 5.1	Схема какого базового элемента приведена на рисунке?	1 Базовый элемент И-НЕ типа ТТЛ
			2 Базовый элемент И-НЕ типа ДТЛ
			3 Базовый элемент ИЛИ-НЕ типа ТТ
			4 Базовый элемент ИЛИ-НЕ типа ДТЛ
29	ПК 2.2 ПК 2.3 ПК 5.2	Что относится к недостаткам полупроводниковых приборов?	1 значительный разброс параметров и характеристик у приборов одного типа

			2	зависимость свойств и параметров от температуры
			3	наблюдается процесс старения
			4	собственные шумы, иногда даже больше, чем у электронных ламп
			5	все ответы верны
30	ПК 2.2 ПК 2.3 ПК 5.1	В чем заключается недостаток полевых транзисторов?	1	хрупком изолирующем слое между затвором и каналом
			2	низком быстродействии
			3	отсутствии эмиттера
			4	отсутствии базы
31	ПК 2.1 ПК 3.3 ПК 3.3	Какой вид тока на выходе диода, если он включен в электрическую цепь переменного тока?	1	переменный непрерывный
			2	переменный пульсирующий
			3	постоянный
			4	синусоидальный
32	ПК 2.4 ПК 3.2 ПК 5.1	Какой режим работы транзистора необходимо обеспечить, если его использовать в логических схемах?	1	ключевой
			2	усилительный
			3	плавный
33	ПК 2.5 ПК 3.1 ПК 5.1	Какую функцию выполняет стабилитрон в источниках питания?	1	стабилизация напряжения
			2	увеличение напряжения
			3	выпрямление тока
			4	понижение напряжения
34	ПК 2.4 ПК 3.1 ПК 5.2	За счет каких элементов происходит увеличение мощности электрического сигнала? (Вариантов ответа может быть несколько)	1	диоды
			2	резисторы
			3	транзисторы
			4	электронные лампы
35	ПК 1.5 ПК 1.6 ПК 2.1	Какой вид обратной связи указан в структурной схеме усилителя?	1	отрицательная обратная связь параллельная по току
			2	отрицательная обратная связь последовательная по напряжению
			3	отрицательная обратная связь последовательная по току
			4	отрицательная обратная связь параллельная по напряжению
36	ПК 2.1 ПК 2.2 ПК 2.3 ПК 2.5 ПК 5.1	Какие элементы являются цепью обратной связи в электрической принципиальной схеме усилителя?	1	C _{p1}
			2	C _{p2}
			3	R _б
			4	R _к
37	ПК 2.1 ПК 2.2 ПК 3.3 ПК 5.2 ПК 5.3	Какой элемент в электрической принципиальной схеме усилителя является нагрузкой?	1	R _б
			2	R _к
			3	R _н
			4	C _{p1}

			<p>3 R эл</p> <p>4 R к1</p>
38	<p>ПК 2.1 ПК 2.2 ПК 3.3 ПК 5.2 ПК 5.3</p>	<p>Какая межкаскадная связь используется в данном усилителе?</p>	<p>1 резистивно-емкостная</p> <p>2 непосредственная</p> <p>3 трансформаторная</p>
39	<p>ПК 2.1 ПК 2.2 ПК 3.3 ПК 5.2 ПК 5.3</p>	<p>Какое название имеет данный усилитель?</p>	<p>1 усилитель переменного тока</p> <p>2 дифференциальный каскад</p> <p>3 операционный усилитель</p>
40	<p>ПК 2.1 ПК 2.2 ПК 3.3 ПК 5.2 ПК 5.3</p>	<p>Какая межкаскадная связь используется в данном усилителе?</p>	<p>1 резистивно-емкостная</p> <p>2 гальваническая</p> <p>3 трансформаторная</p> <p>4 дроссельно-емкостная</p>
41	<p>ПК 2.2 ПК 3.3 ПК 5.3</p>	<p>Какая последовательность каскадов, входящих в состав операционного усилителя является верной?</p>	<p>1</p> <ol style="list-style-type: none"> 1. Усилитель напряжения 2. дифференциальный каскад 3. схема сдвига уровня 4. эмиттерный повторитель <p>2</p> <ol style="list-style-type: none"> 1. Дифференциальный каскад 2. усилитель напряжения 3. схема сдвига уровня 4. эмиттерный повторитель <p>3</p> <ol style="list-style-type: none"> 1. Эмиттерный повторитель 2. усилитель напряжения 3. схема сдвига уровня 4. дифференциальный каскад
42	<p>ПК 2.1 ПК 2.2 ПК 3.1 ПК 5.2 ПК 5.3</p>	<p>Как называется способ подачи смещения на усилительный элемент VT1?</p>	<p>1 смещение фиксированным напряжением</p> <p>2 смещение фиксированным током</p> <p>3 смещение фиксированным напряжением и током</p>

43	ПК 2.1 ПК 2.2 ПК 3.3 ПК 5.2 ПК 5.3	<p>Как называется способ стабилизации, примененный во втором каскаде?</p>	<p>1 нет стабилизации</p> <p>2 эмиттерная стабилизация</p> <p>3 коллекторная стабилизация.</p>
44	ПК 2.1 ПК 2.2 ПК 3.1 ПК 3.3	<p>Для чего служат схемы межкаскадных связей в усилителях?</p>	<p>1 передачи энергии от источника сигнала на вход усилителя, от предыдущего каскада к последующему, от оконечного каскада в нагрузку;</p> <p>2 передачи части мощности полезного сигнала с выхода устройства или какого-либо промежуточного звена на его вход;</p> <p>3 подачи питающих напряжений на электроды усилительных элементов.</p>
45	ПК 2.2 ПК 3.3 ПК 5.2 ПК 5.3	<p>Для чего в схеме усилителя включают нагрузку?</p>	<p>1 для снятия усиленного сигнала</p> <p>2 для стабилизации режима работы усилителя</p> <p>3 для подачи напряжения смещения на вход транзистора, чтобы транзистор работал в активном режиме</p> <p>4 для пропускания переменного тока на вход транзистора</p>

Второй блок заданий (3 семестр)

Формируемые ОК: 01, 02, 06, 07, 09.

№ п/п	Формируемые ПК	Вопрос
1	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что такое электроника?
2	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Как называется полупроводниковый прибор с двумя переходами и тремя и более выводами?

3	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Как образуются новые энергетические уровни в кристаллах полупроводников?
4	ПК 1.1 ПК 1.2. ПК 1.3 ПК 3.2 ПК 3.3	Какой полупроводник называется собственным?
5	ПК 1.1 ПК 1.2. ПК 1.3 ПК 3.2 ПК 3.3	Какой полупроводник называется примесным?
6	ПК 1.1 ПК 1.2. ПК 1.3 ПК 3.2 ПК 3.3	Что такое p-n переход?
7	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	В чем состоит принцип электропроводимости?
8	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что применяют в качестве примесей в полупроводниковых приборах?
9	ПК 1.1 ПК 1.2. ПК 1.3 ПК 3.2 ПК 3.3	Какой диод называется плоскостным?
10	ПК 2.2 ПК 2.3. ПК 3.2 ПК 3.2 ПК 5.1	Какой диод называется точечным?
11	ПК 2.2 ПК 2.3. ПК 3.2 ПК 3.2 ПК 5.1	В чем состоит принцип образования полупроводника с электронной проводимостью.
12	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	В чем состоит принцип образования полупроводника с дырочной проводимостью?
13	ПК 2.2 ПК 2.3. ПК 3.2 ПК 3.2 ПК 5.1	Что называется стабилитроном?
14	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	На чем основан принцип действия стабилитрона?
15	ПК 2.2 ПК 2.3.	Чем сопровождается процесс перехода в чистом полупроводнике электрона из валентной зоны в зону проводимости?

	ПК 3.2 ПК 3.2 ПК 5.1	
16	ПК 1.1 ПК 1.3. ПК 1.4 ПК 1.6 ПК 2.5	Что называется полупроводниковым диодом?
17	ПК 1.1 ПК 1.3. ПК 1.4 ПК 1.6 ПК 2.5	Для чего предназначен выпрямительный диод?
18	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что называется генерацией носителей заряда?
19	ПК 1.1 ПК 1.3. ПК 1.4 ПК 1.6 ПК 2.5	Что называется рекомбинацией носителей заряда?
20	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что называется варикапом?
21	ПК 1.1 ПК 1.3. ПК 1.4 ПК 1.6 ПК 2.5	Какой прибор называется биполярным транзистором?
22	ПК 3.1 ПК 3.2. ПК 3.3 ПК 5.1 ПК 5.2	Что называется инжекцией?
23	ПК 3.1 ПК 3.2. ПК 3.3 ПК 5.1 ПК 5.2	Что называется экстракцией?
24	ПК 3.1 ПК 3.2. ПК 3.3 ПК 5.1 ПК 5.2	Какой режим работы биполярного транзистора называется активным?
25	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Какой режим работы транзистора является динамическим?
26	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что называется полевым транзистором с управляющим р-п переходом?
27	ПК 3.1 ПК 3.2. ПК 3.3 ПК 5.1	Чем управляется работа биполярного транзистора?

	ПК 5.2	
28	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что называется микроэлектроникой?
29	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что называется интегральной микросхемой?
30	ПК 1.1 ПК 1.2. ПК 1.3 ПК 2.2 ПК 2.6	Что называется полупроводниковой интегральной микросхемой?
31	ПК 1.1 ПК 1.2. ПК 1.3 ПК 2.2 ПК 2.6	Что называется гибридной интегральной микросхемой?
32	ПК 1.1 ПК 1.2. ПК 1.3 ПК 2.2 ПК 2.6	Для чего предназначена аналоговая интегральная микросхема?
33	ПК 2.1 ПК 2.2. ПК 3.1 ПК 3.2 ПК 3.3	Для чего предназначена цифровая интегральная микросхема?
34	ПК 2.1 ПК 2.2. ПК 3.1 ПК 3.2 ПК 3.3	Что называется оптоэлектронным полупроводниковым прибором?
35	ПК 2.1 ПК 2.2. ПК 3.1 ПК 3.2 ПК 3.3	Что называется светодиодом?
36	ПК 1.1 ПК 1.2. ПК 1.3 ПК 2.2 ПК 2.6	Что называется полупроводниковым диодом?
37	ПК 1.1 ПК 1.2. ПК 1.3 ПК 2.2 ПК 2.6	Что называется полупроводниковым фотоэлементом?
38	ПК 1.1 ПК 1.2. ПК 1.3 ПК 2.2 ПК 2.6	Что называется оптопарой?
39	ПК 2.1 ПК 2.2. ПК 3.3 ПК 5.2 ПК 5.3	Что такое транзисторно-транзисторная логика?

40	ПК 2.1 ПК 2.2. ПК 3.1 ПК 5.2 ПК 5.3	Что выполняет простейший базовый элемент транзисторно-транзисторной логики(ТТЛ)?
----	---	--

Приложение 1

Первый блок заданий – вопросы с выбором ответа (3 семестр):

№ вопроса	Ответ	№ вопроса	Ответ	№ в опроса	Ответ
1	2	16	3	31	3
2	3	17	1	32	1
3	3	18	4	33	1
4	1	19	1	34	3
5	3	20	1	35	2
6	2	21	3	36	3
7	3	22	3	37	1
8	1	23	1	38	2
9	2	24	1	39	2
10	4	25	3	40	1
11	6	26	1	41	2
12	2	27	1	42	1
13	1	28	1	43	3
14	2	29	5	44	1
15	3	30	1	45	1

Второй блок заданий – вопросы с требуемым ответом (3 семестр)

№ вопроса	Правильный ответ
1	Электроника- наука о взаимодействии электронов с электромагнитными полями и методах создания электронных приборов и устройств для преобразования электромагнитной энергии для приёма, передачи, обработки и хранения информации.
2	Полупроводниковый прибор с двумя переходами и тремя и более выводами называется биполярным транзистором.
3	Новые энергетические уровни в кристаллах полупроводников могут образоваться введением других элементов в кристаллическую решетку.
4	Собственным называется полупроводник без донорных и акцепторных примесей.
5	Примесным называется полупроводник с донорными и акцепторными примесями.
6	p-n переход – это область на границе двух полупроводников с различными типами электропроводности.
7	Принцип электропроводности состоит в том, что при электропроводности электроны из мест где их много переходят в места где их мало и дырки из мест где их много переходят в места где их мало.
8	В качестве примесей в полупроводниковых приборах применяют трехвалентные и пятивалентные элементы.
9	Диод называется плоскостным, если плоский электрический переход, линейные размеры которого, определяющие его площадь, значительно больше ширины p-n перехода.
10	Точечным называется полупроводниковый диод с очень малой площадью p-n перехода, который образуется в результате контакта тонкой металлической иглы с нанесенной на неё примесью.

11	Если в качестве примесей к кристаллам германия или кремния применяют пятивалентные элементы, то это – полупроводник с электронной проводимостью.
12	Если в качестве примесей к кристаллам германия или кремния применяют трехвалентные элементы, то это – полупроводник с дырочной проводимостью.
13	Стабилитрон – это полупроводниковый диод, с одним р-п переходом и двумя выводами, который предназначен для стабилизации напряжения.
14	Принцип действия стабилитрона основан на явлении электрического пробоя.
15	Переход в чистом полупроводнике электрона из валентной зоны в зону проводимости сопровождается появлением дырки в валентной зоне.
16	Полупроводниковый диод – это диод с одним р-п переходом и двумя выводами, анодом и катодом.
17	Выпрямительный диод предназначен для выпрямления переменного тока в переменный.
18	Генерацией носителей заряда называется процесс образования свободных электронов и дырок.
19	Рекомбинацией носителей заряда называется процесс обратный генерации, т. е. возвращение электронов из зоны проводимости в валентную зону, в результате чего исчезает пара носителей заряда.
20	Варикап – электронный прибор, полупроводниковый диод, работа которого основана на зависимости барьерной ёмкости р-п-перехода от обратного напряжения.
21	Биполярным транзистором называется полупроводниковый прибор с двумя взаимодействующими выпрямляющими электрическими р-п переходами и тремя (или более) выводами, усилительные свойства которого обусловлены явлениями инжекции и экстракции неосновных носителей заряда.
22	Инжекция – это процесс введения носителей заряда из области где они были основными в область, где они становятся неосновными.
23	Экстракция – это процесс выведения носителей заряда из области где они были неосновными, в область, где они становятся основными.
24	Активным режимом работы биполярного транзистора называется режим, при котором эмиттерный переход работает в прямом включении, а коллекторный в обратном.
25	Динамический режим работы транзистора – это режим, при котором к транзистору кроме источников питания на входе схемы подключается источник сигнала, а на выходе нагрузка.
26	Полевой транзистор с управляющим р-п переходом – это полевой транзистор, управление потоком основных носителей в котором происходит с помощью выпрямляющего электрического перехода, смещенного в обратном направлении.
27	Работа биполярного транзистора управляется входным током.
28	Микроэлектроника – подраздел электроники, связанный с изучением и производством электронных компонентов с геометрическими размерами характерных элементов порядка нескольких микрометров и меньше.
29	Интегральная микросхема – это микроэлектронное устройство – электронная схема произвольной сложности (кристалл), изготовленная на полупроводниковой подложке (пластине или плёнке) и помещённая в неразборный корпус или без такового в случае вхождения в состав микросборки.
30	Полупроводниковая интегральная микросхема – это интегральная микросхема, все элементы и межэлементные соединения которой выполнены в объёме и на поверхности полупроводника.
31	Гибридная интегральная микросхема – это интегральная схема, в которой наряду с элементами, неразъёмно связанными на поверхности или в объёме подложки, используются навесные микроминиатюрные элементы (транзисторы, конденсаторы, полупроводниковые диоды, катушки индуктивности, вакуумные электронные приборы, кварцевые резонаторы и др.).
32	Аналоговая интегральная микросхема предназначена для преобразования и обработки сигналов, изменяющихся по закону непрерывной функции.

33	Цифровая интегральная микросхема предназначена для преобразования и обработки сигналов, изменяющихся по закону дискретной функции.
34	Оптоэлектронный полупроводниковый прибор — это полупроводниковый прибор, чувствительный к электромагнитному излучению в оптическом диапазоне спектра, или излучающий электромагнитную энергию в том же диапазоне, или использующий электромагнитное излучение для своей работы.
35	Светодиод — это полупроводниковый прибор с электронно-дырочным переходом, создающий оптическое излучение при пропускании через него электрического тока в прямом направлении.
36	Полупроводниковый фотодиод — это полупроводниковый диод, обратный ток которого зависит от освещенности.
37	Полупроводниковый фотоэлемент — это полупроводниковый прибор с выпрямляющим электрическим переходом, предназначенный для непосредственного преобразования световой энергии в электрическую.
38	Оптопара - это оптоэлектронный полупроводниковый прибор, состоящий из излучающего и фотоприемного элементов, между которыми имеется оптическая связь и обеспечена электрическая изоляция.
39	Транзисторно-транзисторная логика (ТТЛ) — разновидность цифровых логических микросхем, построенных на основе биполярных транзисторов и резисторов.
40	Простейший базовый элемент ТТЛ выполняет логическую операцию И-НЕ, и за счёт использования многоэмиттерного транзистора объединяет свойства диода и транзисторного усилителя, что позволяет увеличить быстродействие, снизить потребляемую мощность и усовершенствовать технологию изготовления микросхемы.

4 семестр.

Экзамен по дисциплине ОП.04. Основы электронной и вычислительной техники проводится в форме тестирования.

Тест содержит 20 вопросов (суммарно тестовых позиций и теоретических вопросов с кратким ответом), выбираемых случайным образом программой из каждого блока (первый блок 130 вопросов, второй блок 130 вопросов) заданий по 10 вопросов. Время тестирования – 40 минут для каждой подгруппы (по 40 секунд на каждый вопрос из первого блока, по 80 секунд на каждый вопрос закрытого типа). Для прохождения тестирования, студенты разбиваются на три подгруппы (по количеству персональных компьютеров в сдаваемой аудитории). Время на подготовку и проверку тестирования – 30 мин.

Критерии оценивания:

«5» - получают студенты, справившиеся с работой на 86-100%;

«4» - ставится в том случае, если верные ответы составляют 70-85% от общего количества;

«3» - соответствует работа, содержащая 50-69% правильных ответов;

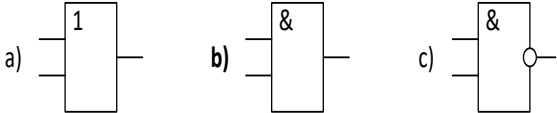
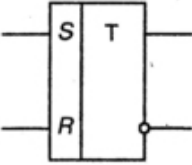
«2» - соответствует работа, содержащая менее 50% правильных ответов.

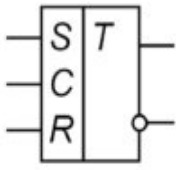
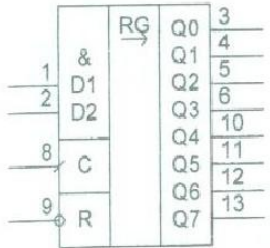
Шкала оценивания образовательных результатов:

Оценка	Критерии
«отлично»	Студент набрал 5 баллов (по весу критерия)
«хорошо»	Студент набрал 4 балла (по весу критерия)
«удовлетворительно»	Студент набрал 3 балла (по весу критерия)
«неудовлетворительно»	Студент набрал 0-2 балла (по весу критерия)

Первый блок заданий

Формируемые ОК1-11

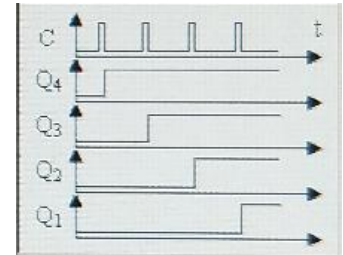
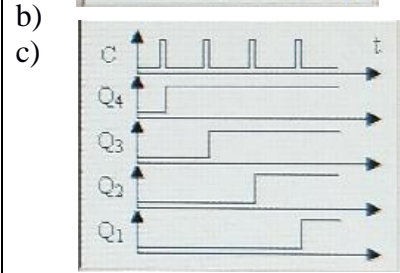
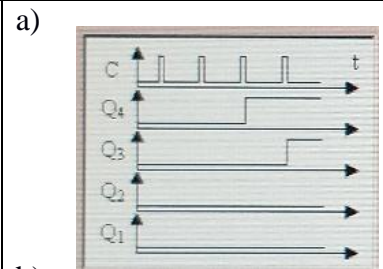
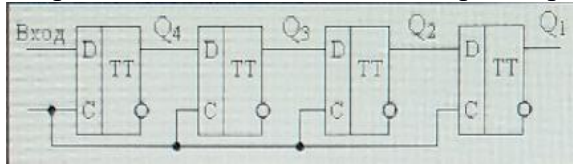
№ п/п	Формируемые ПК	Вопрос	Варианты ответов
1.	ПК 1.1 ПК 1.2 ПК 1.5 ПК 1.6	На каком рисунке изображен элемент И? 	а) а б) б с) с
2.	ПК 1.2 ПК 1.5 ПК 1.6	Какой из вариантов ответов назначения шифратора (CD) верный?	а) преобразует числа из двоичной системы счисления в десятичную; б) преобразует числа из десятичной системы счисления в двоичную; с) преобразует числа из двоичной системы счисления в восьмеричную.
3.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 3.1	Какому устройству принадлежит это условно-графическое обозначение в соответствии с действующими отраслевыми стандартами? 	а) шифратор б) триггер с) мультиплексор
4.	ПК 1.1 ПК 1.3 ПК 1.4 ПК 2.2 ПК 2.3	Какой из вариантов ответов назначения регистра верный?	а) хранит одноразрядное двоичное число; б) хранит одну логическую переменную; с) хранит многоразрядное двоичное число.
5.	ПК 1.4 ПК 1.6 ПК 2.4	Какой уровень является активным для логического элемента “И”?	а) уровень лог.0; б) уровень лог.1.
6.	ПК 1.4 ПК 1.5 ПК 2.4	Какой уровень является активным для логического элемента “ИЛИ-НЕ”?	а) уровень лог.0; б) уровень лог.1.
7.	ПК 1.1 ПК 1.4	Какой из вариантов ответов назначения демultipлексора верный?	а) подключает вход к одному из выходов по заданному адресу; б) подключает один из информационных входов к выходу по заданному адресу; с) подключает один из входов к одному из выходов.

8.	ПК 1.5 ПК 1.6 ПК 3.2	Какой из вариантов ответов назначения триггера верный?	а) хранит одно многоразрядное двоичное число; б) хранит одноразрядное десятичное число; в) хранит одноразрядное двоичное число.
9.	ПК 1.3 ПК 1.4 ПК 5.3	Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами? 	а) Асинхронный RS-триггер с прямыми входами б) Асинхронный RS-триггер с инверсными входами в) Синхронный RS-триггер с прямыми входами
10.	ПК 1.4 ПК 1.5 ПК 3.3	Переведите число в восьмеричную систему счисления 1101011	а) 243 б) 153 в) 173
11.	ПК 1.1 ПК 1.2 ПК 3.1 ПК 3.2	Переведите число в шестнадцатеричную систему счисления 1011001101	а) 3AD б) 2CF в) 2CD
12.	ПК 5.2 ПК 5.3	Допишите правую часть тождества: $X \vee 0 =$	а) 0 б) 1 в) X
13.	ПК 5.2 ПК 5.3	Допишите правую часть тождества: $\bar{X} \cdot 1 =$	а) 1 б) X в) 0
14.	ПК 1.1 ПК 1.2 ПК 1.4	Какой из вариантов ответов назначения мультиплексора верный?	а) подключает вход к одному из выходов по заданному адресу; б) подключает один из информационных входов к выходу по заданному адресу; в) подключает один из входов к одному из выходов.
15.	ПК 1.1 ПК 1.5 ПК 2.1 ПК 2.5	Микросхема какого цифрового устройства приведена в соответствии с действующими отраслевыми стандартами? 	а) Триггер б) Счетчик в) Регистр

16.	ПК 5.2 ПК 5.3	<p>Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Асинхронный RS-триггер с прямыми входами b) Асинхронный RS-триггер с инверсными входами c) Синхронный RS-триггер с прямыми входами</p>
17.	ПК 5.2 ПК 5.3	<p>Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Демultipлексор b) Счетчик c) Multipлексор</p>
18.	ПК 1.2 ПК 1.5 ПК 1.6	<p>Диаграмма какого устройства приведена на рисунке?</p> 	<p>a) Асинхронный RS-триггер с прямыми входами b) Асинхронный RS-триггер с инверсными входами c) Синхронный RS-триггер с прямыми входами</p>
19.	ПК 1.1 ПК 1.2 ПК 1.5 ПК 3.2	<p>Диаграмма какого устройства приведена на рисунке?</p> 	<p>a) Асинхронный RS-триггер с прямыми входами b) Синхронный RS-триггер с прямыми входами c) Асинхронный RS-триггер с инверсными входами</p>

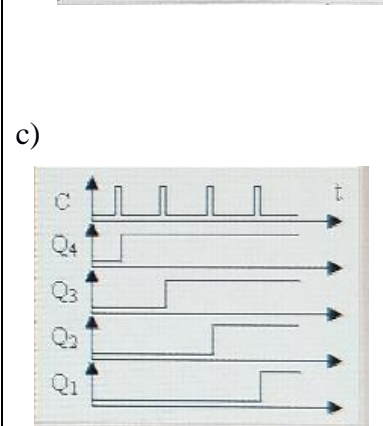
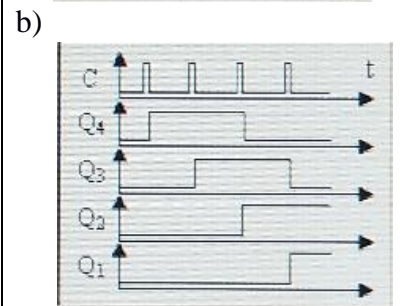
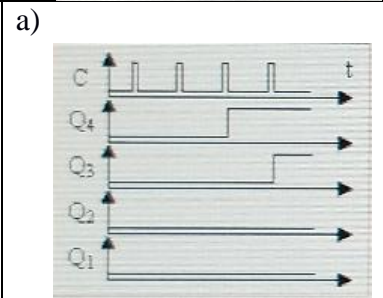
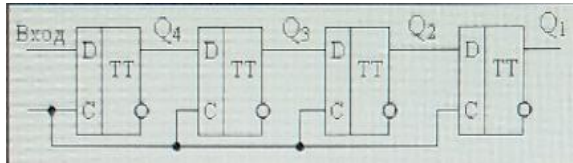
20.
ПК 1.2
ПК 1.4
ПК 1.5
ПК 2.2

Начальное состояние регистра $Q_4=0, Q_3=0, Q_2=0, Q_1=0$. На какой временной диаграмме записано число 1100 в регистр?



21.
ПК 1.2
ПК 1.5
ПК 1.6
ПК 5.1

Начальное состояние регистра $Q_4=0, Q_3=0, Q_2=0, Q_1=0$. На входе регистра — 1. Что будет на выходах регистра после 4 тактового импульса?



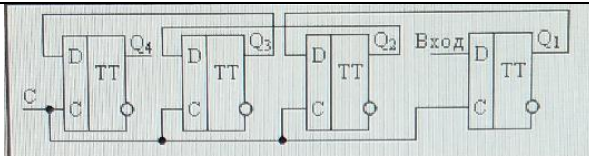
22.
ПК 1.2
ПК 1.5
ПК 1.6
ПК 2.5

Начальное состояние регистра $Q_4=1, Q_3=0, Q_2=1, Q_1=0$. На входе регистра — 1. Что будет на выходах регистра после 4 тактового импульса?

a)

$N_{\text{имп.}}$	Q_4	Q_3	Q_2	Q_1
Нач. сост.	1	0	1	0
1	0	1	0	1
2	1	0	1	1
3	0	1	1	1
4	1	1	1	1

b)



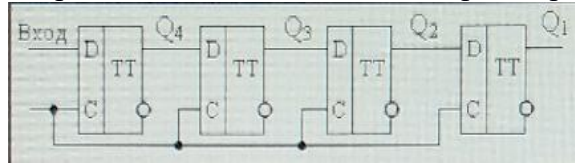
№бит	Q4	Q3	Q2	Q1
Нач. сост.	1	0	1	0
1	1	1	0	1
2	0	1	1	0
3	1	0	1	1
4	0	1	0	1

c)

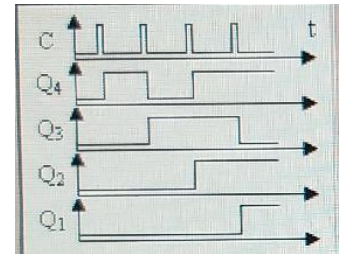
№бит	Q4	Q3	Q2	Q1
Нач. сост.	1	0	1	0
1	1	1	0	1
2	1	1	1	0
3	1	1	1	1
4	1	1	1	1

23. ПК 1.2
ПК 1.5
ПК 1.6
ПК 2.4

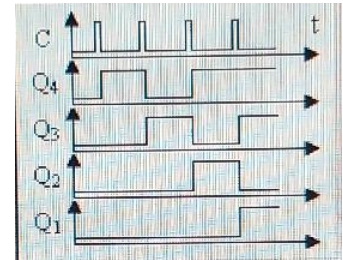
Начальное состояние регистра Q4=0, Q3=0, Q2=0, Q1=0. На какой временной диаграмме записано число 1011 в регистр?



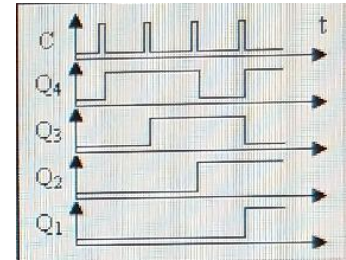
a)



b)

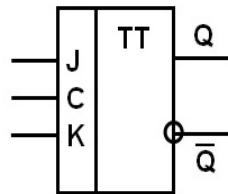


c)



24. ПК 3.3
ПК 5.2
ПК 5.3

Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?



- a) Триггер
- b) Регистр
- c) Счетчик

25. ПК 1.2
ПК 1.3
ПК 1.5
ПК 2.2

Какое логическое выражение для функции “ИЛИ-НЕ” верно?

- a) $Y = X_1 \vee X_2$; b) $Y = \overline{X_1 \vee X_2}$;
- c) $Y = \overline{X_1 \cdot X_2}$.

26. ПК 1.2
ПК 1.5
ПК 3.1

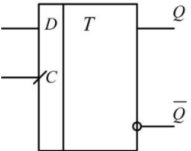
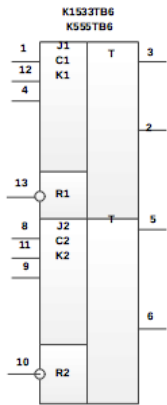
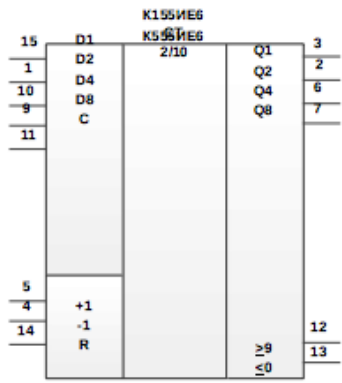
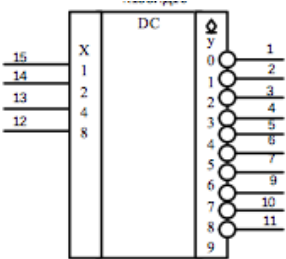
Какое логическое выражение для функции “И-НЕ” верно?

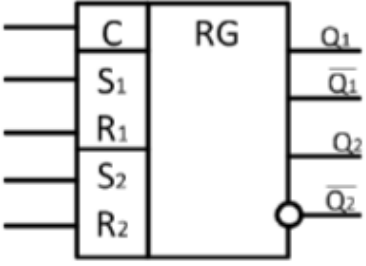
- a) $Y = X_1 \vee X_2$; b) $Y = \overline{X_1 \vee X_2}$;
- c) $Y = \overline{X_1 \cdot X_2}$.

27. ПК 1.2
ПК 1.5
ПК 3.3

Какое логическое выражение для функции “ИЛИ” верно?

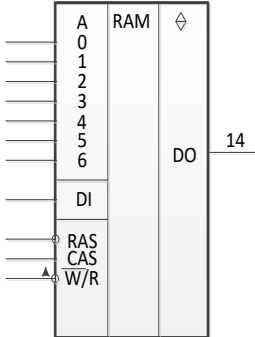
- a) $Y = X_1 \vee X_2$; b) $Y = \overline{X_1 \vee X_2}$;
- c) $Y = \overline{X_1 \cdot X_2}$.

28.	ПК 3.3 ПК 5.2 ПК 5.3	Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?	а) Асинхронный D-триггер б) Синхронный С-триггер в) Синхронный D-триггер	
				
29.	ПК 2.2 ПК 2.3 ПК 5.3	Какое условно-графическое обозначение микросхемы триггера в соответствии с рекомендациями Международного союза электросвязи верное?	а)  б) 	
30.	ПК 2.1 ПК 2.2 ПК 5.3	Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?	а) Шифратор б) Дешифратор в) Демультимплексор	
				

31.	ПК 2.1 ПК 2.2 ПК 5.3	<p>Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 	<p>a) Триггер синхронный b) Триггер асинхронный c) Регистр</p>
32.	ПК 1.2 ПК 1.5 ПК 1.6	<p>Какое назначение шифратора (DC) в соответствии с действующими отраслевыми стандартами верное?</p>	<p>a) преобразует числа из двоичной системы счисления в десятичную; b) преобразует числа из десятичной системы счисления в двоичную; c) преобразует числа из двоичной системы счисления в восьмеричную.</p>
33.	ПК 1.3 ПК 1.4	<p>Какое назначение счетчика в соответствии с действующими отраслевыми стандартами верное?</p>	<p>a) Цифровое устройство, которое осуществляет счет числа появления на выходе определенного логического уровня b) Цифровое устройство, которое осуществляет счет числа появления на входе определенного логического уровня</p>
34.	ПК 1.2 ПК 1.3 ПК 1.5	<p>Какое назначение ЗУ в соответствии с действующими отраслевыми стандартами верное?</p>	<p>a) Для хранения больших массивов информации b) Для использования больших массивов информации c) Для хранения одноразрядного двоичного числа</p>
35.	ПК 1.2 ПК 1.5 ПК 2.1	<p>Какие типы запоминающих устройств в соответствии с действующими отраслевыми стандартами существуют?</p>	<p>a) ОЗУ, ПЗУ, ПУЗУ b) АЗУ, ПЗУ, ППЗУ c) ОЗУ, ПЗУ, ППЗУ</p>
36.	ПК 1.5 ПК 1.6	<p>С помощью какой формулы происходит перевод логического выражения из одного логического базиса в другой?</p>	<p>a) Формула де Моцарта b) Формула де Морсана c) Формула де Моргана</p>
37.	ПК 1.4 ПК 1.5	<p>Какое количество информационных входов будет у мультиплексора, если адресных входов 3?</p>	<p>a) 8 b) 15</p>
38.	ПК 1.4 ПК 1.5	<p>Какое количество адресных входов будет у мультиплексора, если информационных входов 10?</p>	<p>a) 5 b) 4 c) 3</p>
39.	ПК 1.4 ПК 1.5	<p>Какое количество будет входов шифратора, если выходов 4?</p>	<p>a) 6 b) 5 c) 16</p>

40.	ПК 1.4 ПК 1.5	Какое количество входов будет у дешифратора, если выходов 12?	a) 4 b) 5 c) 6															
41.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	Какое двоичное число хранит триггер?	a) многоразрядное b) одноразрядное c) трехразрядное															
42.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	Какое двоичное число хранит регистр?	a) Многоразрядное b) одноразрядное															
43.	ПК 1.3 ПК 1.4 ПК 1.5 ПК 1.6	В какую систему счисления шифратор преобразует числа из десятичной системы?	a) Шестнадцатеричную b) Двоичную c) Десятичную															
44.	ПК 1.1 ПК 1.2 ПК 2.1 ПК 2.5	Из какой системы счисления дешифратор преобразует числа?	a) Двоичной b) Шестнадцатеричной c) Десятичной															
45.	ПК 1.1 ПК 1.2 ПК 2.4 ПК 2.5	По какому заданному параметру мультиплексор подключает один из информационных входов к выходу?	a) Адресу b) Коду															
46.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 1.5	Какой вход мультиплексор подключает к выходу	a) Адресный b) Информационный															
47.	ПК 1.4 ПК 1.5	Что означает кружок на выходе логического элемента?	a) Прямой выходом b) инверсный выход															
48.	ПК 2.4 ПК 2.5	Какой логический уровень является активным для прямых выводов?	a) Лог.ноль b) Лог. единица															
49.	ПК 2.4 ПК 2.5	Какой логический уровень является активным для инверсных выводов?	a) Лог.ноль b) Лог. единица															
50.	ПК 1.2 ПК 1.5 ПК 1.6	Какой сигнал отсутствует в таблице функционирования логического элемента ИЛИ? <table border="1" data-bbox="391 1384 564 1585"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> </tr> </tbody> </table>	X1	X2	F	0	0	0	1	0	1	0	1	1	1	1		a) 1 b) 0
X1	X2	F																
0	0	0																
1	0	1																
0	1	1																
1	1																	
51.	ПК 1.2 ПК 1.5 ПК 1.6	Какой сигнал отсутствует в таблице функционирования логического элемента ИЛИ-НЕ? <table border="1" data-bbox="391 1742 528 1899"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	X1	X2	F	0	0		1	0	0	0	1	0	1	1	0	a) 1 b) 0
X1	X2	F																
0	0																	
1	0	0																
0	1	0																
1	1	0																

52.	ПК 1.2 ПК 1.5 ПК 1.6	Какой сигнал отсутствует в таблице функционирования логического элемента И?	<table border="1"> <thead> <tr> <th>A</th> <th>B</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>1</td> </tr> </tbody> </table>	A	B	F	0	0		1	0	0	0	1	0	1	1	1	a) 1 b) 0
A	B	F																	
0	0																		
1	0	0																	
0	1	0																	
1	1	1																	
53.	ПК 1.5 ПК 3.1 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера S?		a) отдельный вход установки триггера в состояние 1 b) отдельный вход установки триггера в состояние 0															
54.	ПК 1.5 ПК 3.3 ПК 5.1 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера J?		a) вход установки универсального триггера в состояние 0 b) вход установки универсального триггера в состояние 1															
55.	ПК 1.5 ПК 3.3 ПК 5.1 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера K?		a) вход установки универсального триггера в состояние 0 b) вход установки универсального триггера в состояние 0															
56.	ПК 1.5 ПК 1.7 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера D?		a) Информационный вход b) Счетный вход c) Вход синхронизации															
57.	ПК 1.5 ПК 1.7 ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера T?		a) Информационный вход b) Счетный вход c) Вход синхронизации															
58.	ПК 1.5 ПК 1.7 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение имеет вход триггера C?		a) Информационный вход b) Счетный вход c) Вход синхронизации															
59.	ПК 1.5 ПК 1.7 ПК 1.6	Какую логическую функцию выполняет логический элемент И?		a) Конъюнктивная b) Дизъюнкция															
60.	ПК 1.5 ПК 1.7 ПК 1.6	Какую логическую функцию выполняет логический элемент ИЛИ?		a) Конъюнктивная b) Дизъюнкция															
61.	ПК 1.5 ПК 1.7 ПК 2.2	Какую логическую функцию выполняет логический элемент И-НЕ?		a) Отрицание конъюнкции b) Отрицание дизъюнкции															
62.	ПК 1.5 ПК 1.7 ПК 1.6	Какую логическую функцию выполняет логический элемент ИЛИ-НЕ?		a) Отрицание конъюнкции b) Отрицание дизъюнкции															
63.	ПК 3.1 ПК 3.2 ПК 5.1 ПК 5.3	Что понимают под мнемоникой команды?		a) Обозначение условного перехода b) сокращенное обозначение адреса c) сокращенное обозначение команды															
64.	ПК 3.1 ПК 3.3 ПК 5.1	Какие типы адресации микропроцессора существуют в МП КР580ВМ80?		a) Прямая, посредственная, косвенная b) Прямая,															

			непосредственная, косвенная с) Непрямая, непосредственная, косвенная
65.	ПК 3.3 ПК 5.1 ПК 5.2	Какой тип адресации отсутствует в микропроцессоре КР580ВМ80?	а) посредственная б) прямая с) непосредственная
66.	ПК 5.2 ПК 5.1	Микросхема какого цифрового устройства изображена на условно-графическом обозначении? 	а) Оперативное запоминающее устройство б) Постоянное запоминающее устройство с) Перепрограммируемое постоянное запоминающее устройство
67.	ПК 3.3	Как называется устройство в микропроцессоре К580ВМ80, где происходят различные операции?	а) Арифметическо-логическое устройство а) Арифметическо-линейное устройство а) Академическо-логическое устройство
68.	ПК 3.3	Из какого количества триггеров состоит регистр признаков в микропроцессоре К580ВМ80?	а) 3 б) 4 с) 5
69.	ПК 3.3	Какое назначение имеет регистр адреса в микропроцессоре К580ВМ80?	а) Хранит адрес команды а) Хранит начальный адрес программы
70.	ПК 3.3	Какое назначение имеет счетчика команд в микропроцессоре К580ВМ80?	а) Хранение адреса и формирование адреса следующей команды а) Хранение адреса и формирование адреса предыдущей команды
71.	ПК 3.3	Как называется устройство, где хранятся данные на схеме микропроцессорного устройства?	а) Оперативная память б) Операционная память
72.	ПК 3.3	Какое назначение имеет SP в микропроцессоре К580ВМ80?	а) Указатель счета б) Указатель кода с) Указатель стека
73.	ПК 3.3	Как расшифровываются буквы РА в микропроцессоре К580ВМ80?	а) Регистр адресации б) Регистр адреса с) Регистр аккумулятора
74.	ПК 3.3	Какие операции не выполняются в арифметическо-логическом устройстве (АЛУ) микропроцессора К580ВМ80?	а) Арифметические б) Логические с) Универсальные
75.	ПК 3.3	Как расшифровываются буквы БА в микропроцессоре К580ВМ80?	а) Буфер адреса б) Буфер аккумулятора
76.	ПК 3.3	Как расшифровываются буквы ШД в микропроцессоре К580ВМ80?	а) Ширма данных б) Шина данных
77.	ПК 3.3	Как расшифровываются буквы ДК в	а) Демультимплексор

		микропроцессоре K580BM80?	команд b) Дешифратор команд
78.	ПК 3.3	Из какого количества триггеров состоит регистр общего назначения (РОН) в микропроцессоре K580BM80?	a) 4 b) 5 c) 6
79.	ПК 3.3	Какого формата команд не существует в микропроцессоре KP580BM80?	a) Двухбайтовые b) Трехбайтовые c) Четырехбайтовые
80.	ПК 3.3	Сколько бит в однобайтовой команде?	a) 8 b) 9 c) 10
81.	ПК 3.3	Сколько бит в двухбайтовой команде?	a) 16 b) 18 c) 20
82.	ПК 3.3	Какого способа адресации не существует в микропроцессоре (МП) KP580BM80?	a) Косвенная b) Непрямая c) Непосредственная
83.	ПК 3.3	Что означает стрелочка ← в командах микропроцессора (МП) KP580BM80?	a) Передача b) Возврат c) Пересылка
84.	ПК 1.2 ПК 1.4	Какую логическую функцию обозначает 1?	a) И b) ИЛИ c) ИЛИ-НЕ
85.	ПК 1.2 ПК 1.4	Какую логическую функцию обозначает &?	a) И b) ИЛИ c) ИЛИ-НЕ
86.	ПК 1.2 ПК 1.4	Какую логическую операцию обозначают знаком ∨?	a) И-НЕ b) ИЛИ c) И
87.	ПК 2.1 ПК 2.2 ПК 5.2	Какой режим работы отсутствует в ОЗУ (оперативно запоминающее устройство)?	a) Запись b) Перезапись c) Чтение
88.	ПК 2.1 ПК 2.2 ПК 5.2	Какой режим работы отсутствует в ПЗУ (постоянное запоминающее устройство)?	a) Запись b) Хранение c) Чтение
89.	ПК 2.1 ПК 2.2 ПК 5.2	Какой режим работы отсутствует в ППЗУ (перепрограммируемое постоянное запоминающее устройство)?	a) Запись b) Чтение c) Сброс
90.	ПК 5.2 ПК 5.3	В каком виде процессор обрабатывает информацию?	a) Двоичном коде b) В текстовом виде c) В десятичной системе
91.	ПК 1.4 ПК 1.5	В каких единицах измеряется емкость памяти?	a) Такт b) Килобайт c) вольт
92.	ПК 1.4 ПК 1.5	Сколько в одном Кбайте байт?	a) 2048 b) 1024 c) 1000 d)
93.	ПК 1.4 ПК 1.5	Какое время хранится информация в оперативной памяти?	a) День b) Час c) До момента выключения компьютера
94.	ПК 1.3 ПК 1.4 ПК 3.2 ПК 5.2	Какая минимальная единица измерения в двоичном коде?	a) Бит b) Байт c) Параграф

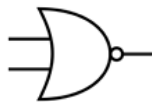
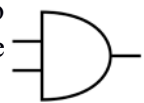
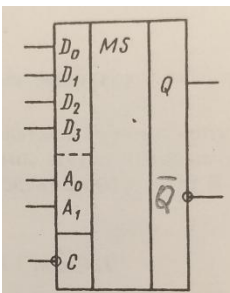
95.	ПК 1.5 ПК 1.5	Как называется логическое умножение в соответствии с действующими отраслевыми стандартами?	a) Дизъюнкция b) Конъюнкция c) Импликация
96.	ПК 1.4 ПК 1.5	Как называется логическое сложение в соответствии с действующими отраслевыми стандартами?	a) Дизъюнкция b) Конъюнкция c) Импликация
97.	ПК 1.5 ПК 1.6	Какой элемент реализует дизъюнкцию двух и более логических значений?	a) И b) ИЛИ c) НЕ
98.	ПК 1.5 ПК 1.6	Какой элемент реализует конъюнкцию двух и более логических значений?	a) И b) ИЛИ c) НЕ
99.	ПК 1.3 ПК 1.4	Сколько двоичных комбинаций можно построить используя 4 двоичных разряда?	a) 4 b) 8 c) 16 d) 32
100.	ПК 1.5 ПК 1.6	Что используют для представления чисел в шестнадцатеричной системе счисления?	a) Буквы А - G b) Цифры 0 - 9 и буквы А - F c) Числа 0 - 15
101.	ПК 1.5 ПК 1.6	Для представления чисел в восьмеричной системе счисления используют какие цифры?	a) 0 — 8 b) 0 — 7 c) 1 — 8
102.	ПК 2.1 ПК 2.2 .ПК 2.4	Какое цифровое устройство способно записывать и хранить информацию?	a) Сумматор b) Счетчик c) Триггер
103.	ПК 2.1 ПК 2.2 ПК 2.5	За сколько тактовых импульсов информация запишется 7-разрядный последовательный регистр?	a) 6 b) 7 c) 8
104.	ПК 2.1 ПК 2.2 ПК 2.3	За сколько тактовых импульсов информация запишется 8-разрядный параллельный регистр?	a) 1 b) 8 c) 16
105.	ПК 2.1 ПК 2.2 ПК 2.5	Какое количество информации может хранить триггер?	a) 1 байт b) 2 байта c) 1 бит
106.	ПК 2.1 ПК 2.2 ПК 3.3	Сколько устойчивых состояний имеет триггер?	a) 1 b) 2 c) 0
107.	ПК 2.1 ПК 2.2 ПК 3.2	Как называется регистр, в котором осуществляется сдвиг числа?	a) Сдвинутым b) Параллельным c) Сдвигающим
108.	ПК 2.1 ПК 2.2 ПК 3.2	Сдвиг в регистре осуществляется от младшего разряда к старшему. Как он называется?	a) Правый сдвиг b) Левый сдвиг c) Обратный сдвиг
109.	ПК 2.1 ПК 2.2 ПК 3.3	Сдвиг в регистре осуществляется от старшего разряда к младшему. Как он называется?	a) Правый сдвиг b) Левый сдвиг c) Обратный сдвиг
110.	ПК 5.2 ПК 5.3	Какое устройство служит для долговременного хранения информации?	a) Оперативная память b) Процессор c) Внешний накопитель
111.	ПК 1.4 ПК 1.5 ПК 3.3	Какое устройство является энергозависимым?	a) ОЗУ b) ПЗУ c) ППЗУ
112.	ПК 1.4 ПК 1.6 ПК 3.3	В соответствии с действующими отраслевыми стандартами для чего предназначены Оперативная и Постоянная память?	a) Хранения и обработки программ и данных b) Хранения программ и данных

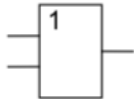
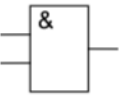
			с) Обработки программ и данных
113.	ПК 1.4 ПК 1.5 ПК 2.4 ПК 2.5	Для чего служит Оперативная память?	а) Запуска программ б) Обработки информации в) Хранения информации, изменяющейся в ходе операций по ее обработке
114.	ПК 3.2 ПК 3.3 ПК 5.1	При каком способе адресации микропроцессора в команде указывается заданное число?	а) Прямая адресация б) Косвенная адресация в) Непосредственная адресация
115.	ПК 3.2 ПК 3.3	Какая команда используется для увеличения числа в два раза?	а) Сдвиг влево б) Сдвиг вправо
116.	ПК 3.3 ПК 5.1	Какая команда используется для уменьшения числа в два раза?	а) Сдвиг влево б) Сдвиг вправо
117.	ПК 1.4 ПК 1.5 ПК 5.1	Чему равно тождество в соответствии с законами алгебры логики $\bar{X} \vee 1$?	а) X б) 1 в) 0
118.	ПК 1.4 ПК 1.5 ПК 5.1	Чему равно тождество в соответствии с законами алгебры логики $X \vee 0$?	а) 0 б) 1 в) X
119.	ПК 1.4 ПК 3.3 ПК 5.1	Чему равно тождество в соответствии с законами алгебры логики $X \cdot 0$?	а) X б) 0 в) 1
120.	ПК 1.4 ПК 1.5 ПК 3.2	Чему равно тождество в соответствии с законами алгебры логики $X \cdot 1$?	а) X б) 1 в) 0
121.	ПК 3.3 ПК 5.1	Над какими числами выполняются операции в микропроцессоре КР580ВМ80?	а) 10-разрядными числами б) 16-разрядными числами в) 8-разрядными числами
122.	ПК 1.4 ПК 2.2 ПК 5.2	Какого вида перехода не существует в микропроцессоре КР580ВМ80?	а) Условный б) безусловный в) безграничный
123.	ПК 1.4 ПК 2.2 ПК 5.2	Что происходит при положительном приращении регистра (INR) ?	а) Увеличение содержимого регистра на 1 б) Уменьшение содержимого регистра на 1
124.	ПК 1.4 ПК 2.2 ПК 5.2	Что происходит при отрицательном приращении регистра (DCR) ?	а) Увеличение содержимого регистра на 1 б) Уменьшение содержимого регистра на 1
125.	ПК 1.4 ПК 2.2 ПК 5.2	Что обозначают круглые скобки в обозначении команд микропроцессора КР580ВМ80, (A) ?	а) Содержимое триггера б) Содержимое регистра в) Содержимое АЛУ
126.	ПК 1.5 ПК 1.7 ПК 1.8	Какой буквой обозначается информационный вход на условно-графическом обозначении триггера	а) D б) G в) K
127.	ПК 1.3 ПК 1.4 ПК 2.2 ПК 3.1	Какой буквой обозначается вход синхронизации на условно-графическом обозначении триггера	а) B б) D в) C
128.	ПК 1.2 ПК 1.3 ПК 1.5	Какой буквой обозначается вход триггера в 1 на условно-графическом обозначении триггера	а) J б) K в) C
129.	ПК 1.2	Какой буквой обозначается вход триггера в	а) D

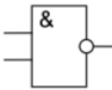
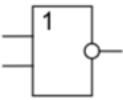
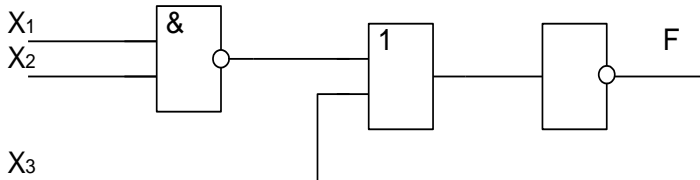
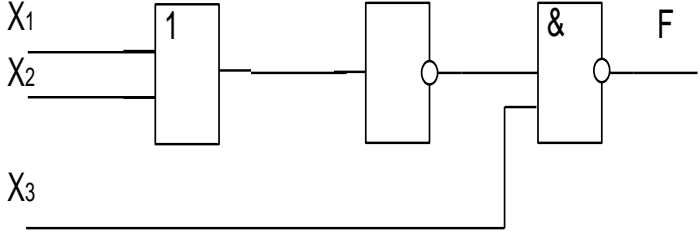
	ПК 1.3 ПК 1.5	0 на условно-графическом обозначении триггера	b) R c) C
130.	ПК 1.2 ПК 1.3 ПК 1.5	Какой буквой обозначается вход установки универсального триггера в 0 на условно-графическом обозначении триггера	a) T b) C c) K

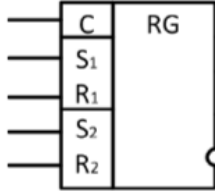
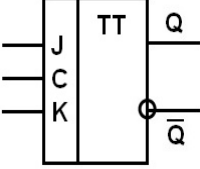
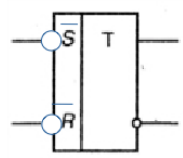
Второй блок заданий

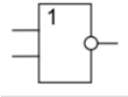

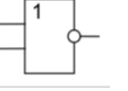
Формируемые ОК: 01, 02, 06, 07, 09.

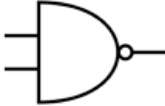
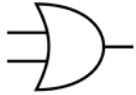
№ п/п	Формируемые ПК	Вопрос																
1.	ПК 2.1 ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 																
2.	ПК 2.1 ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 																
3.	ПК 1.1 ПК 1.2 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение шифратора?																
4.	ПК 1.1 ПК 1.2 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение дешифратора?																
5.	ПК 2.1 ПК 2.2 ПК 5.2	В соответствии с действующими отраслевыми стандартами приведите какое назначение данного устройства? 																
6.	ПК 1.2 ПК 1.5 ПК 1.6	Какой сигнал отсутствует в таблице функционирования логического элемента И? <table border="1" data-bbox="1220 1500 1332 1668"> <tr><th>A</th><th>B</th><th>F</th></tr> <tr><td>0</td><td>0</td><td></td></tr> <tr><td>1</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>0</td></tr> <tr><td>1</td><td>1</td><td>1</td></tr> </table>	A	B	F	0	0		1	0	0	0	1	0	1	1	1	
A	B	F																
0	0																	
1	0	0																
0	1	0																
1	1	1																
7.	ПК 1.2 ПК 1.5 ПК 1.6	Таблица функционирования какого триггера представлена? <table border="1" data-bbox="598 1724 1252 1960"> <tr><td>0</td><td>0</td><td>Q₀</td><td>Режим хранения</td></tr> <tr><td>1</td><td>0</td><td>0</td><td>Установка в ноль</td></tr> <tr><td>0</td><td>1</td><td>1</td><td>Установка в единицу</td></tr> <tr><td>1</td><td>1</td><td>*</td><td>Запрещенный режим</td></tr> </table>	0	0	Q ₀	Режим хранения	1	0	0	Установка в ноль	0	1	1	Установка в единицу	1	1	*	Запрещенный режим
0	0	Q ₀	Режим хранения															
1	0	0	Установка в ноль															
0	1	1	Установка в единицу															
1	1	*	Запрещенный режим															

8.	ПК 1.2 ПК 1.5 ПК 1.6	Таблица функционирования какого триггера представлена? <table border="1" data-bbox="603 76 1251 309"> <tr> <td>0</td> <td>0</td> <td>*</td> <td>Запрещенный режим</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>Установка в единицу</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> <td>Установка в ноль</td> </tr> <tr> <td>1</td> <td>1</td> <td>Q_0</td> <td>Режим хранения</td> </tr> </table>	0	0	*	Запрещенный режим	1	0	1	Установка в единицу	0	1	0	Установка в ноль	1	1	Q_0	Режим хранения
0	0	*	Запрещенный режим															
1	0	1	Установка в единицу															
0	1	0	Установка в ноль															
1	1	Q_0	Режим хранения															
9.	ПК 1.4 ПК 2.2	Сколько тактовых импульсов потребуется для записи числа 100101110 в регистр правого сдвига?																
10.	ПК 1.4 ПК 2.2	Сколько тактовых импульсов потребуется для записи числа 11001110 в параллельный регистр ?																
11.	ПК 2.1 ПК 2.2 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение демультиплексора?																
12.	ПК 2.1 ПК 2.2 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение триггера?																
13.	ПК 1.2 ПК 1.5 ПК 1.6	Какой сигнал отсутствует в таблице функционирования логического элемента ИЛИ? <table border="1" data-bbox="405 904 507 1032"> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> </tr> </table>	X1	X2	F	0	0	0	1	0	1	0	1	1	1	1		
X1	X2	F																
0	0	0																
1	0	1																
0	1	1																
1	1																	
14.	ПК 1.2 ПК 1.5 ПК 1.6	Приведите таблицу функционирования логического элемента ИЛИ-НЕ? <table border="1" data-bbox="405 1115 536 1272"> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </table>	X1	X2	F	0	0		1	0	0	0	1	0	1	1	0	
X1	X2	F																
0	0																	
1	0	0																
0	1	0																
1	1	0																
15.	ПК 1.2 ПК 1.5 ПК 1.6	Таблица функционирования какого триггера представлена? <table border="1" data-bbox="624 1352 1139 1525"> <tr> <td>0</td> <td>0</td> <td>Q_0</td> <td>Режим хранения</td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> <td>Установка в единицу</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> <td>Установка в ноль</td> </tr> <tr> <td>1</td> <td>1</td> <td>$\overline{Q_0}$</td> <td>Режим переключения</td> </tr> </table>	0	0	Q_0	Режим хранения	1	0	1	Установка в единицу	0	1	0	Установка в ноль	1	1	$\overline{Q_0}$	Режим переключения
0	0	Q_0	Режим хранения															
1	0	1	Установка в единицу															
0	1	0	Установка в ноль															
1	1	$\overline{Q_0}$	Режим переключения															
16.	ПК 2.1 ПК 2.2 ПК 3.2 ПК 3.3	Сколько будет адресных входов у мультиплексора, если информационных входов 10?																
17.	ПК 2.1 ПК 2.2 ПК 3.3	Сколько будет информационных входов у мультиплексора, если адресных входов 3?																
18.	ПК 2.1 ПК 2.2 ПК 3.3	Условно-графическое обозначение какого логического элемента приведено? 																
19.	ПК 2.1 ПК 2.2 ПК 3.3	Условно-графическое обозначение какого логического элемента приведено? 																

20.	ПК 2.1 ПК 2.2 ПК 3.1	Условно-графическое обозначение какого логического элемента приведено ?																
21.	ПК 2.1 ПК 2.2 ПК 3.1	Условно-графическое обозначение какого логического элемента приведено?																
22.	ПК 1.2 ПК 1.5 ПК 1.6 ПК 2.4	Какой сигнал отсутствует в таблице функционирования логического элемента И-НЕ?	<table border="1" data-bbox="416 456 533 645"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td></td> </tr> <tr> <td>1</td> <td>0</td> <td>1</td> </tr> <tr> <td>0</td> <td>1</td> <td>1</td> </tr> <tr> <td>1</td> <td>1</td> <td>0</td> </tr> </tbody> </table>	X1	X2	F	0	0		1	0	1	0	1	1	1	1	0
X1	X2	F																
0	0																	
1	0	1																
0	1	1																
1	1	0																
23.	ПК 1.2 ПК 1.5 ПК 1.6 ПК 2.4	Какой сигнал отсутствует в таблице функционирования логического элемента И?	<table border="1" data-bbox="416 757 517 904"> <thead> <tr> <th>X1</th> <th>X2</th> <th>F</th> </tr> </thead> <tbody> <tr> <td>0</td> <td>0</td> <td>0</td> </tr> <tr> <td>1</td> <td>0</td> <td>0</td> </tr> <tr> <td>0</td> <td>1</td> <td>0</td> </tr> <tr> <td>1</td> <td>1</td> <td></td> </tr> </tbody> </table>	X1	X2	F	0	0	0	1	0	0	0	1	0	1	1	
X1	X2	F																
0	0	0																
1	0	0																
0	1	0																
1	1																	
24.	ПК 1.4 ПК 1.5 ПК 3.1 ПК 5.1	Какой сигнал будет на выходе схемы, если на входах следующие сигналы X1=0, X2=1, X3=1?																
25.	ПК 1.4 ПК 1.5 ПК 3.1 ПК 5.1	Какой сигнал будет на выходе схемы, если на входах следующие сигналы X1=0, X2=1, X3=1?																
26.	ПК 5.2 ПК 5.3	Какое назначение входа триггера R ?																
27.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера S?																
28.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера J ?																
29.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера K ?																
30.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера D ?																

31.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера Т ?
32.	ПК 5.2 ПК 5.3	В соответствии с действующими отраслевыми стандартами какое назначение входа триггера С?
33.	ПК 2.1 ПК 2.2 ПК 5.2	В соответствии с действующими отраслевыми стандартами какое назначение регистра?
34.	ПК 5.2 ПК 5.3	 <p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого устройства изображено?</p>
35.	ПК 5.2 ПК 5.3	<p>Условно-графическое обозначение какого устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 
36.	ПК 2.1 ПК 2.2 ПК 5.3	Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?
37.	ПК 1.2 ПК 1.5 ПК 1.6	<p>Условно-графическое обозначение какого цифрового устройства приведено в соответствии с действующими отраслевыми стандартами?</p> 
38.	ПК 1.3 ПК 1.4	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение CD?
39.	ПК 1.3 ПК 1.4	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение DC?
40.	ПК 1.4 ПК 1.5	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение Т ?
41.	ПК 1.5 ПК 1.6	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение RG?
42.	ПК 1.5 ПК 1.6	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение СТ?
43.	ПК 1.5 ПК 1.6	Какое цифровое устройство в соответствии с действующими отраслевыми стандартами имеет обозначение MS?
44.	ПК 1.2 ПК 1.5 ПК 1.6	Приведите типы запоминающих устройств в соответствии с действующими отраслевыми стандартами
45.	ПК 1.2 ПК 1.5 ПК 1.6	В соответствии с действующими отраслевыми стандартами что означает обозначение ОЗУ?
46.	ПК 1.2 ПК 1.5 ПК 1.6	В соответствии с действующими отраслевыми стандартами что означает обозначение ПЗУ
47.	ПК 1.2 ПК 1.5 ПК 1.6	В соответствии с действующими отраслевыми стандартами что означает обозначение ППЗУ
48.	ПК 5.2 ПК 5.3	Какое устройство в соответствии с рекомендациями Международного союза электросвязи обозначается RAM?

49.	ПК 5.2 ПК 5.3	Какое устройство в соответствии с рекомендациями Международного союза электросвязи обозначается ROM?
50.	ПК 5.2 ПК 5.3	Какое устройство в соответствии с рекомендациями Международного союза электросвязи обозначается REPRом?
51.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение имеет регистр?
52.	ПК 1.1 ПК 1.2 ПК 1.4	В соответствии с действующими отраслевыми стандартами какое назначение имеет счетчик?
53.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какие типы счетчика существуют?
54.	ПК 1.6 ПК 3.1 ПК 3.2	В каких режимах работает Постоянное запоминающее устройство?
55.	ПК 1.6 ПК 3.1 ПК 3.2	В каких режимах работает Оперативное запоминающее?
56.	ПК 1.6 ПК 3.1 ПК 3.2	В каких режимах работает Перепрограммируемое постоянное запоминающее устройство?
57.	ПК 1.6 ПК 3.1 ПК 3.2	Какие их запоминающих устройств являются энергонезависимыми?
58.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение АЦП?
59.	ПК 2.1 ПК 2.2	В соответствии с действующими отраслевыми стандартами какое назначение ЦАП?
60.	ПК 1.5 ПК 1.8 ПК 5.2 ПК 5.3	Какую логическую функцию обозначает 1 на условно-графическом обозначении элемента в соответствии с рекомендациями Международного союза электросвязи? 
61.	ПК 1.5 ПК 1.8 ПК 5.2 ПК 5.3	Какую логическую функцию обозначает & на условно-графическом обозначении элемента в соответствии с рекомендациями Международного союза электросвязи? 
62.	ПК 1.5 ПК 1.8 ПК 5.2 ПК 5.3	Что обозначает кружок на в соответствии с рекомендациями Международного союза электросвязи? 
63.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную 1100 ₂₋₁₀ ?
64.	ПК 1.1 ПК 1.3 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную 1101 ₂₋₁₀ ?
65.	ПК 1.1 ПК 1.3 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную 1110 ₂₋₁₀ ?
66.	ПК 1.1 ПК 1.3 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в шестнадцатеричную 1010 ₂₋₁₀ ?
67.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в восьмеричную 010 ₂₋₁₀ ?

68.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в восьмеричную 101_{2-10} ?
69.	ПК 1.1 ПК 1.2 ПК 2.1	Какое число получится при переводе числа из двоично-десятичной системы счисления в восьмеричную 011_{2-10} ?
70.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \vee 1$?
71.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \vee 0$?
72.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \cdot 0$?
73.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \cdot 1$?
74.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \vee X$?
75.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \cdot X$?
76.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \cdot X$?
77.	ПК 1.4 ПК 1.5	В соответствии с законами алгебры логики чему равно тождество $X \vee X$?
78.	ПК 2.1 ПК 2.2 ПК 2.3 ПК 2.4	У какого типа логики наибольшая помехоустойчивость: металл-окись-полупроводник или эмиттерно-связанная логика?
79.	ПК 2.1 ПК 2.2 ПК 2.3 ПК 2.4	У какого типа логики наименьшее энергопотребление: металл-окись-полупроводник или эмиттерно-связанная логика?
80.	ПК 2.1 ПК 2.2 ПК 2.3 ПК 2.4	У какого типа логики наименьшая помехоустойчивость: металл-окись-полупроводник или транзисторно-транзисторная логика?
81.	ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 
82.	ПК 5.2 ПК 5.3	В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого логического устройства изображено? 
83.	ПК 1.5 ПК 1.6	С помощью какой формулы происходит перевод логического выражения из одного логического базиса в другой?
84.	ПК 1.4 ПК 1.5 ПК 2.3 ПК 2.4	Какое количество информационных входов у мультиплексора, если адресных входов 3?
85.	ПК 1.4 ПК 1.5 ПК 2.3 ПК 2.4	Какое количество адресных входов у мультиплексора, если информационных входов 10?
86.	ПК 1.4 ПК 1.5 ПК 2.3 ПК 2.4	Какое количество входов у шифратора, если выходов 4?
87.	ПК 1.4	Какое количество входов у дешифратора, если выходов 12?

	ПК 1.5 ПК 2.3 ПК 2.4	
88.	ПК 1.1 ПК 1.2 ПК 1.4	Какое двоичное число хранит триггер?
89.	ПК 1.1 ПК 1.2 ПК 1.4	Какое двоичное число хранит регистр?
90.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 3,1	В какую систему счисления преобразует числа шифратор?
91.	ПК 1.1 ПК 1.2 ПК 1.4 ПУ 3.1	Из какой системы счисления преобразует числа дешифратор?
92.	ПК 1.1 ПК 1.2 ПК 1.4 ПК 3.1	По какому заданному параметру мультиплексор подключает один из информационных входов к выходу?
93.	ПК 1.1 ПК 1.2 ПК 1.4	Как называются основные входы мультиплексора?
94.	ПК 1.5 ПК 2.2	Как называется счетчик, если его каждое последующее состояние на единицу больше предыдущего?
95.	ПК 1.5 ПК 2.2	Как называется счетчик, если его каждое последующее состояние на единицу меньше предыдущего?
96.	ПК 1.5 ПК 2.1 ПК 2.2	Как называется цифровое устройство, которое складывает два двоичных числа?
97.	ПК 2.1 ПК 2.2	Какие типы сумматоров существуют?
98.	ПК 2.1 ПК 2.3 ПК 2.4	Сколько необходимо триггеров для построения схемы счетчика с циклом работы $N = 7$?
99.	ПК 2.1 ПК 2.3 ПК 2.4	Сколько необходимо триггеров для построения схемы счетчика с циклом работы $N = 12$?
100.	ПК 2.1 ПК 2.3 ПК 2.4	С какими числами работает Преобразователь кодов?
101.	ПК 2.1 ПК 2.3 ПК 2.4	Какие числа сравнивает Цифровой компаратор?
102.	ПК 2.1 ПК 2.3 ПК 2.4	Что означает буква Ц в слове АЦП (аналого- ? – преобразователь)?

103. ПК 2.1
ПК 2.2

Микросхема какого цифрового устройства изображена на условно-графическом обозначении в соответствии с рекомендациями Международного союза электросвязи?

104. ПК 2.1
ПК 2.2
ПК 5.2
ПК 5.3

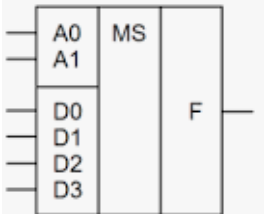
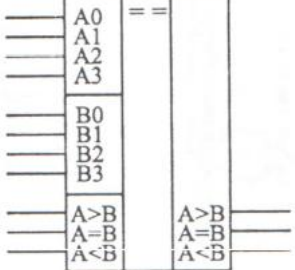
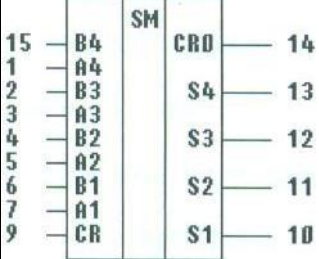
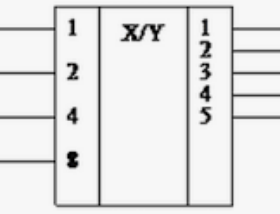
Микросхема какого цифрового устройства изображена на условно-графическом обозначении?

105. ПК 2.1
ПК 2.2
ПК 5.2
ПК 5.3

Микросхема какого цифрового устройства изображена на условно-графическом обозначении в соответствии с рекомендациями Международного союза электросвязи?

106. ПК 2.1
ПК 2.2
ПК 5.2
ПК 5.3

Какие входы обозначаются буквой А на условно-графическом обозначении микросхемы Оперативного запоминающего устройства в соответствии с рекомендациями Международного союза электросвязи?

107.	ПК 2.1 ПК 2.2 ПК 5.2 ПК 5.3	<p>Какие входы обозначаются буквой D на условно-графическое обозначение микросхемы мультиплексора в соответствии с рекомендациями Международного союза электросвязи?</p> 
108.	ПК 2.1 ПК 2.2	В каких режимах работает Постоянное запоминающее устройство?
109.	ПК 2.1 ПК 2.2	В каких режимах работает Перепрограммируемое постоянное запоминающее устройство?
110.	ПК 2.1 ПК 2.2 ПК 5.2 ПК 5.3	<p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого цифрового устройство изображено?</p> 
111.	ПК 2.1 ПК 2.2 ПК 5.2 ПК 5.3	<p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого цифрового устройство изображено?</p> 
112.	ПК 2.1 ПК 2.2 ПК 5.2 ПК 5.3	<p>В соответствии с рекомендациями Международного союза электросвязи условно-графическое обозначение какого цифрового устройство изображено?</p> 
113.	ПК 3.3 ПК 5.1	Для чего предназначена оперативная память (ОП) в микропроцессорном устройстве?
114.	ПК 3.3 ПК 5.1	Какие форматы команд и данных существуют в микропроцессоре K580BM80?
115.	ПК 3.3 ПК 5.1	Как называется способ адресации, в котором участвует регистровая пара?
116.	ПК 3.3 ПК 5.1	Как называется способ адресации, в котором операнд является вторым или вторым и третьим байтом команды?
117.	ПК 3.3 ПК 5.1	Как называется минимальная единица информации?
118.	ПК 1.5 ПК 1.6	Какой буквой обозначается информационный вход на условно-графическом обозначении триггера
119.	ПК 1.3 ПК 1.4	Какой буквой обозначается вход синхронизации на условно-графическом обозначении триггера

	ПК 1.6	
120.	ПК 1.3 ПК 1.4 ПК 1.6	Какой буквой обозначается вход установки универсального JK-триггера в 1 на условно-графическом обозначении триггера
121.	ПК 1.3 ПК 1.4 ПК 1.6	Какой буквой обозначается счетный вход триггера на условно-графическом обозначении триггера
122.	ПК 1.3 ПК 1.4 ПК 1.6	Какой вывод обозначается на условно-графическом обозначении триггера буквой Q
123.	ПК 2.1 ПК 2.2 ПК 2.3	Какой буквой обозначается вход установки триггера в 1 на условно-графическом обозначении RS-триггера
124.	ПК 2.1 ПК 2.2 ПК 2.3	Какой буквой обозначается вход установки триггера в 0 на условно-графическом обозначении RS-триггера
125.	ПК 2.1 ПК 2.2 ПК 2.3	Какой буквой обозначается вход установки универсального JK-триггера в 0 на условно-графическом обозначении триггера
126.	ПК 2.1 ПК 2.2 ПК 2.3	Какой вывод обозначается на условно-графическом обозначении триггера буквой Q
127.	ПК 2.1 ПК 2.2 ПК 5.2	Перечислите типы регистров
128.	ПК 2.1 ПК 2.2	Перечислите типы триггеров
129.	ПК 3.3 ПК 5.3	За сколько тактовых импульсов информация запишется в 8-разрядный последовательный регистр
130.	ПК 3.3 ПК 5.3	За сколько тактовых импульсов информация запишется в 8-разрядный параллельный регистр

Составили: Т.Н. преподаватель Строче Т.Н.

преподаватель Ковалева Л.В.